

FI A DISCIPLINEI
Sisteme Digitale
 Anul universitar 2018-2019

1. Date despre program

1.1	Instituția de învățământ superior	Universitatea din Pitești
1.2	Facultatea	Electronica, Comunicatii și Calculatoare
1.3	Departamentul	Electronica, Calculatoare și Inginerie Electrică
1.4	Domeniul de studii	Inginerie Electrică
1.5	Ciclul de studii	Licență
1.6	Programul de studii / Calificarea	Electromecanic / inginer electromecanic (215216), inginer electromecanic SCB (215201), inginer producție (215205), proiectant inginer electromecanic (215215), specialist mentenanță electromecanic -automatic echipamente industriale (215220)

2. Date despre disciplină

2.1	Denumirea disciplinei					Electronic digital					
2.2	Titularul activit ilor de curs					.L.dr.ing. Bostan Ionel					
2.3	Titularul activit ilor de laborator					.L.dr.ing. Bostan Ionel					
2.4	Anul de studii	II	2.5	Semestrul	II	2.6	Tipul de evaluare	Examen	2.7	Regimul disciplinei	D/O

3. Timpul total estimat

3.1	Număr de ore pe săptămână	4	3.2	din care curs	2	3.3	laborator	2
3.4	Total ore din planul de inv.	56	3.5	din care curs	28	3.6	laborator	28
Distribuția fondului de timp								ore
Studiul după manual, suport de curs, bibliografie și notițe								14
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren								10
Pregătire seminarii/laboratoare, teme, referate, portofolii, eseuri								10
Tutoriat								8
Examinări								2
Alte activități								-
3.7	Total ore studiu individual	44						
3.8	Total ore pe semestru	100						
3.9	Număr de credite	4						

4. Precondiții (acolo unde este cazul)

4.1	De curriculum	Parcursarea disciplinelor: Algebra și Informatică aplicată
4.2	De competențe	Competențe acumulate la disciplinele: Algebră și Informatică aplicată

5. Condiții (acolo unde este cazul)

5.1	De desfășurare a cursului	Sală de curs dotată cu videoproiector și ecran
5.2	De desfășurare a seminarului/laboratorului	Laboratorul disciplinei (sala T213). Fiecare post de lucru este dotat cu calculator, osciloscop cu 2 canale, sursă de alimentare dublă programabilă, generator de semnal programabil, machete de laborator cu CPLD/FPGA, programe de simulare a circuitelor electronice (TINA, SPICE, OrCAD), programe de dezvoltare aplicații cu CPLD/FPGA (ISE WebPack)

6. Competențe specifice acumulate

Competențe profesionale	<ul style="list-style-type: none"> C2 Operarea cu concepte fundamentale din teoria calculatoarelor și tehnologia informaticii (1 p.c.) C4 Utilizarea tehnicilor de măsurare a marimilor electrice și neelectrice și a sistemelor de achiziție de date în sistemele electromecanice (1 p.c.) C5 Automatizarea proceselor electromecanice (1 p.c.)
Competențe transversale	<ul style="list-style-type: none"> CT2 Identificarea rolurilor și responsabilităților într-o echipă pluridisciplinară și aplicarea de tehnici de relaționare și muncă (1p.c.)

7. Obiectivele disciplinei

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> Prezentarea, analiza și sinteza circuitelor logice combinatoriale și a circuitelor logice secvențiale.
7.2 Obiectivele specifice	<p>Obiective cognitive:</p> <ul style="list-style-type: none"> Cunoașterea metodelor de sinteză a unui circuit logic combinatorial, pornind de la un tabel de adevăr dat, folosind rețele de porți logice în logica combinată, în logică de tip NAND-NAND sau în logică de tip NOR-NOR; Cunoașterea metodelor de sinteză a unui circuit logic combinatorial folosind alte circuite precum: DCD; DMUX; MUX; Cunoașterea metodelor de sinteză a schemei logice pentru un automat FSM pornind de la graful de tranziție a stărilor; <p>Obiective procedurale:</p> <ul style="list-style-type: none"> Analiza funcționării unui circuit logic combinatorial cu schemă dată; Analiza funcționării unui automat FSM cu schemă logică dată; Simularea circuitelor logice în medii de simulare similare SPICE; <p>Obiective atitudinale:</p> <ul style="list-style-type: none"> Implementarea circuitelor logice în structuri de tip CPLD/FPGA, folosind mediul de dezvoltare ISE WebPack.

8. Conținuturi

8.1. Curs		Nr ore	Metode de predare	Observații Resurse folosite
1	1. Elemente de analiza binară <ol style="list-style-type: none"> 1.1. Formalismul matricial al algebrei binare 1.2. Produs, produs dual, complement 1.3. Funcții canonice și tabele de adevăr 1.4. Transformări ale formelor canonice 1.5. Simplificarea funcțiilor binare <ol style="list-style-type: none"> 1.5.1. Factor comun în dezvoltare 1.5.2. Simplificări prin intermediul implicațiilor 1.5.3. Simplificarea prin metoda "consensului" 1.5.4. Simplificarea prin adiacente. Diagrama Karnaugh 1.5.5. Metoda generală de simplificare prin transpoziție, factor comun și adiacente 1.6. Funcții p-trate biforme: definire, proprietăți 	5	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar
2	2. Circuite logice combinatoriale <ol style="list-style-type: none"> 2.1. Implementarea funcțiilor logice folosind rețele de porți NAND 2.2. Implementarea funcțiilor logice folosind rețele de porți NOR 2.3. Circuite combinatoriale de complexitate medie (codificatoare, decodificatoare, multiplexoare, demultiplexoare) 2.4. Realizarea funcțiilor binare folosind circuite de multiplexare și demultiplexare. 2.5. Matrici logice programabile (structură internă, aplicații în implementarea funcțiilor binare) 2.6. Circuite tip ROM, PROM, EPROM, REEPROM, EEPROM 2.7. Circuite aritmetice 	5	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar
3	Celule de memorare a informației binare <ol style="list-style-type: none"> 3.1. Structuri de tip latch (SR asincron, D asincron, SR sincron, D sincron) 3.2. Bistabili (RS, JK, D, T) 3.3. Realizarea unei funcții de bistabil folosind structura unui alt bistabil 	2	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar
4	4. Registre și numărătoare <ol style="list-style-type: none"> 4.1. Registre de deplasare: clasificare, funcționare, structură internă 4.2. Numărătoare: clasificare, funcționare, structură internă 4.3. Realizarea divizoarelor de frecvență 4.4. Aplicații 	4	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar
5	5. Automate elementare sincrone <ol style="list-style-type: none"> 5.1. Clasificare 5.2. Automate finite tip Moore 5.3. Automate finite de tip Mealy 5.4. Modalități de reprezentare pentru automate (matrice de tranziție, graf de tranziție, organigrama, tabel de adevăr) 5.5. Analiza unui automat elementar (determinarea grafului de tranziție plecând de la schema logică) 5.6. Sinteza automatelor elementare <ol style="list-style-type: none"> 5.6.1. Etapele de proiectare a structurii logice a unui automat 	8	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar

	5.6.2. Reducerea stărilor unui automat 5.6.3. Sinteza logică a automatelor cu bistabil tip D sau JK 5.7. Aplicații (sinteze de număratoare și registre de deplasare)			
6	Automate Richards 1. Scheme bloc de principiu (funcționare, comparație cu automatele Moore) 2. Forma de reprezentare a diagramelor de tranziție a stărilor 3. Exemple de utilizare	4	Prelegere Dezbateri, Studiu de caz,	Calculator, Videoproiector Suport documentar
Bibliografie	<ul style="list-style-type: none"> • Ionel Bostan, <i>Circuite logice combinate - teorie și aplicații</i>, Ed. MatrixRom, 2014, 138 pg, ISBN 978-606-25-0098-6; • Ionel Bostan, <i>Circuite logice secvențiale - teorie și aplicații</i>, Ed. MatrixRom, 2016, (în curs de editare); • Ionel Bostan, <i>Cap2: Proiectarea și realizarea practică a automatelor Richards</i>, (pp 29-43), 2012, POSDRU-PRACTICOR; • Dan NICULA, <i>ELECTRONICA DIGITALĂ - Carte de învățare</i>, Editura Universității Transilvania din Brașov, 2012, ISBN 978-606-19-0086-2. • Ionel Bostan, <i>Electronic digital</i>, Note de curs, 2016, format electronic; 			
8.2. Aplicații – Laborator		Nr. ore	Metode de predare	Observații Resurse folosite
1	Implementarea în CPLD a funcțiilor binare cu rețele de porți logice; <i>Experiment - 4 ore</i>	4	Experiment/ Simulare/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator; <i>ISE WebPack</i> ;
2	Implementarea funcțiilor binare folosind DCD/DMUX; <i>Experiment - 4 ore</i>	4	Experiment/ Simulare/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator; TINA,
3	Implementarea funcțiilor binare folosind MUX; <i>Experiment - 4 ore</i>	4	Experiment/ Simulare/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator; TINA,
4	Implementarea în CPLD a numărătoarelor asincrone; <i>Experiment - 4 ore</i>	4	Experiment/ Simulare/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator; <i>ISE WebPack</i> ;
5	Gestionarea unei matrice de taste cu organizarea 4x4; <i>Experiment - 4 ore</i>	4	Experiment/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator;
6	Implementarea în CPLD a unui sistem de afișare numeric cu multiplexare în timp; <i>Experiment - 4 ore</i>	4	Experiment/ Studiu de caz/ Dezbateri	Machete de laborator; <i>ISE WebPack</i> ;
7	Studiul și implementarea automatelor Richards; <i>Experiment - 4 ore</i>	4	Experiment/ Studiu de caz/ Dezbateri	Machete și aparatură de laborator;
Bibliografie	1. Ionel Bostan, <i>Metode clasice și moderne în studiul circuitelor digitale - lucrări practice de laborator</i> , Ed. MatrixRom, 2006. <i>Programe de simulare accesibile gratuit</i> 1. TINA V9 Student Version, www.tina.com/english/tina/student_version.html 2. ISE WebPack, www.xilinx.com			

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori din domeniul aferent programului

<p>Tematica cursului este:</p> <ul style="list-style-type: none"> - armonizat cu cea a cursurilor similare predate la universități din țară și din străinătate; - discutat cu reprezentanți ai unor agenți economici (precum S.C. Lisa Draxlmaier-Pitești, S.C. Automobile Dacia S.A., S.C. Continental Sibiu) cu ocazia vizitelor tematice efectuate cu studenții la sediul firmelor sau cu ocazia vizitelor efectuate de reprezentanții firmelor la facultatea noastră pentru orientarea în carieră; - discutat cu alte cadre didactice cu ocazia participării la proiecte ERASMUS +, conferințe sau simpozioane internaționale sau naționale;

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Interes disciplin Teme de casă Evaluare finală	Metode specifice; Verificare teme de casă; Test scris: întrebări teoretice și studii de caz	10% 20% 50%

10.5 Laborator	Rezolvarea studiilor de caz; completarea fi elor de înregistrare a rezultatelor lucr rilor practice; interpretarea rezultatelor	Prob practic	20%
10.6 Standard minim de performan	<p>2,5 puncte acumulate din evaluarea activit ilor periodice i 2,5 puncte la evaluarea final ; Nota 5 la evaluarea finala i rezolvarea în propor ie de 50% a cerin elor de la lucr rile de laborator si a temei de casa.</p> <p>Cerin e minimale pentru evaluarea final :</p> <ol style="list-style-type: none"> 1. Por i logice (simboluri, tabele de adev r, expresii algebrice); 2. Utilizarea formelor canonice pentru deducerea unei scheme logice a unui CLC descris printr-un tabel de adev r dat; 3. Determinarea expresiei algebrice i a tabelului de adev r pentru un CLC cu schem logic dat ; 4. DCD, (simboluri, tabele de adev r, ecua ii func ionale); 5. MUX, (simboluri, tabele de adev r, ecua ii func ionale); 6. DMUX (simboluri, tabele de adev r, ecua ii func ionale); 7. Utilizarea circuitelor MUX în implementarea func iilor binare; 8. Bistabili (simboluri, tabele de adev r, ecua ii func ionale); 9. Num r tor binar asincron pe 3 bi i (structur intern , forme de und , avantaje/dezavantaje fa de structurile sincrone); 10. Realizarea divizoarelor digitale de frecven folosind num r toare asincrone; 11. Automate FSM (defini ii, clasific ri, scheme bloc de principiu) 		

Data complet rii
17.09.2018

Titular de curs
.L.dr.ing. Bostan Ionel

Titular de laborator
.L.dr.ing. Bostan Ionel

Data aviz rii în departament
21.09.2018

Director de departament
Prof.univ.dr. Gheorghe SERBAN