

FIȘA DISCIPLINEI
Structura și Organizarea Calculatoarelor 2
 Anul universitar 2018 - 2019

1. Date despre program

1.1	Instituția de învățământ superior	Universitatea din Pitești
1.2	Facultatea	Electronică, Comunicații și Calculatoare
1.3	Departamentul	Electronică, Calculatoare și Inginerie Electrică
1.4	Domeniul de studii	Calculatoare și tehnologia informațiilor
1.5	Ciclul de studii	Licență
1.6	Programul de studii / Calificarea	Calculatoare / Inginer calculatoare

2. Date despre disciplină

2. Date despre disciplina												
2.1	Denumirea disciplinei					Structura și Organizarea Calculatoarelor						
2.2	Titularul activităților de curs					Prof. dr. ing. Gheorghe ȘERBAN						
2.3	Titularul activităților de laborator					S.I. dr. ing. Florin Marian BÎRLEANU						
2.4	Titularul activităților de Proiect					Conf.univ.dr.ing. Laurențiu IONESCU						
2.5	Anul de studii	III	2.6	Semestrul	I	2.7	Tipul de evaluare	E	2.8	Regimul disciplinei	D/O	

3. Timpul total estimat

3.5. Timpul total estimat											
3.1	Număr de ore pe săptămână	5	3.2	din care curs	2	3.3	laborator	2	3.4	proiect	1
3.5	Total ore din planul de învățământ	70	3.6	din care curs	28	3.7	laborator	28	3.8	proiect	14
Distribuția fondului de timp											ore
Studiul după manual, suport de curs, bibliografie și notițe											30
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren											20
Pregătire seminarii/laboratoare, teme, referate, portofolii, eseuri											16
Tutorat											2
Examinări											6
Alte activități											-
3.9	Total ore studiu individual	74									
3.10	Total ore pe semestru	144									
3.11	Număr de credite	6									

4. Precondiții (acolo unde este cazul)

4.1	De curriculum	Parcursirea disciplinelor Proiectare logica, Electronică digitală, Calculatoare numerice, Structuri hardware reconfigurabile
4.2	De competențe	C1 Operarea cu fundamente științifice, ingineresti si ale informaticii C2 Proiectarea componentelor hardware, software si de comunicatii

5. Condiții (acolo unde este cazul)

5.1	De desfășurare a cursului	Sală de curs dotată cu 2 table, videoproector și ecran de proiecție
5.2	De desfășurare a laboratorului/proiectului	Sala de laborator dotată cu 8 calculatoare, machete de laborator cu FPGA, programe de dezvoltare aplicatii cu FPGA, osciloscoape cu 2 canale, surse de alimentare duble programabile. - Sala T217

6. Competențe specifice acumulate

Competențe profesionale	C2 Proiectarea componentelor hardware, software si de comunicatii (3 puncte credit)									
	C2.1 Descrierea structurii și funcționării componentelor hardware, software și de comunicații (0,6 puncte credit)									
	C2.2 Explicarea rolului, interacțiunii și funcționării componentelor sistemelor hardware, software și de comunicații (0,6 puncte credit)									
	C2.3 Construirea unor componente hardware, software și de comunicații folosind metode de proiectare, limbaje, algoritmi, structuri de date, protocoale și tehnologii (0,6 puncte credit)									
	C2.4 Evaluarea caracteristicilor funcționale și nefuncționale ale componentelor hardware, software și de comunicații, pe baza unor metrici (0,6 puncte credit)									
	C2.5 Implementarea componentelor sistemelor hardware, software si de comunicatie (0,6 puncte credit)									
	C4 Îmbunătățirea performanțelor sistemelor hardware, software si de comunicatii (3 puncte credit)									
	C4.1 Identificarea și descrierea elementelor definitorii ale performanțelor sistemelor hardware, software și de comunicații (0,6 puncte credit)									
	C4.2 Explicarea interacțiunii factorilor care determină performanțele sistemelor hardware, software și de comunicații (0,6 puncte credit)									
	C4.3 Aplicarea metodelor și principiilor de baza pentru creșterea performanțelor sistemelor hardware, software și de comunicații (0,6 puncte credit)									
	C4.4 Alegerea criteriilor și metodelor de evaluare a performanțelor sistemelor hardware, software și de comunicații (0,6 puncte credit)									
	C4.5 Dezvoltarea de soluții profesionale pentru sisteme hardware, software și de comunicații bazate pe creșterea performanțelor (0,6 puncte credit)									

Competențe transversale	
-------------------------	--

7. Obiectivele disciplinei

7.1 Obiectivul general al disciplinei	Prezentarea, analiza de soluții de realizare și optimizare a unităților centrale (procesoarelor). Cunoașterea problematicei și formarea abilităților de proiectare ale unui procesor.
7.2 Obiectivele specifice	<p><i>Obiective cognitive</i></p> <ul style="list-style-type: none"> - cunoașterea structurii, funcționării și optimizării diverselor tipuri de circuite aritmetice din calculatoarele numerice; - cunoașterea problematicei legate de organizarea, funcționarea și optimizarea (pipe-line, predicția salturilor) unui procesor dintr-un calculator numeric; - cunoașterea problematicei legate de soluții moderne de realizare a procesoarelor (superscalare, VLIW) dintr-un calculator numeric. <p><i>Obiective procedurale</i></p> <ul style="list-style-type: none"> - formarea deprinderilor de proiectare a unităților aritmetico-logice din calculatoarele numerice; - formarea deprinderilor de proiectare utilizând limbaje de descriere hardware pentru structura procesoarelor de tip RISC din calculatoarele numerice; - utilizarea de instrumente software de proiectare a structurilor UAL și procesoarelor din calculatoarele numerice. <p><i>Obiective atitudinale</i></p> <ul style="list-style-type: none"> - să surprindă diferențele între diversele tipuri de circuite aritmetice utilizate; - să aprecieze particularitățile diverselor tipuri de realizare ale procesoarelor; - să caracterizeze problemele specifice legate de tehnicile de proiectare studiate.

8. Conținuturi

8.1. Curs		Metode de predare	Observații Resurse folosite
1	Structura unităților de calcul aritmetice din calculatoare – generalități -Timp alocat 1 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar
2	Circuite pentru efectuarea operațiilor de adunare (scădere) cu numere întregi -Timp alocat 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
3	Circuite pentru efectuarea operației de înmulțire cu numere întregi -Timp alocat 3 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
4	Circuite pentru efectuarea operației de împărțire cu numere întregi -Timp alocat 3 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
5	Aritmetică în virgula mobilă în calculatoare numerice -Timp alocat 2 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar
6	Proiectarea procesoarelor din calculatoarele numerice – cazul unui procesor RISC – aspecte generale -Timp alocat 1 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
7	Structura setului de instrucțiuni și implicații la un procesor RISC -Timp alocat 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
8	Structura căii de date (data path) dintr-un procesor RISC -Timp alocat 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
9	Structura căii de control (control path) dintr-un procesor RISC -Timp alocat 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
10	Optimizări prin tehnici pipe-line ale procesoarelor RISC -Timp alocat 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
11	Hazardul în procesoare RISC cu etaje pipe-line -Timp alocat 2 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar
12	Predicția salturilor în procesoare RISC cu etaje pipe-line -Timp alocat 2 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar

13	Procesoare superscalare – structură și organizare -Timp alocat 2 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar
14	Procesoare VLIW – structură și organizare -Timp alocat 2 ore	Prelegere Dezbateri	Calculator, Videoproiector, Suport documentar
Bibliografie <ol style="list-style-type: none"> David PATTERSON, John HENNESSY <i>Computer Organization and Design The Hardware/Software Interface</i>, 5th ed., Morgan Kaufmann Elsevier 2012 (a se vedea și traducerea în lb. română David A. Patterson, John L. Hennessy <i>Organizarea și proiectarea calculatoarelor, Interfața hardware/software</i>; Editura All, București, 2002); John L. HENNESSY, David A. PATTERSON <i>Computer Architecture, A Quantitative Approach</i>, 5th ed., Morgan Kaufmann Publishers, Inc, San Francisco, 2012; Andrew S. TANENBAUM, Todd AUSTIN <i>Structured Computer Organization</i>, 6th ed., Prentice-Hall, Inc., 2013 (a se vedea și traducerea în lb. română Andrew S. Tanenbaum <i>Organizarea Structurată a Calculatoarelor</i>, Agora, Tg. Mureș, 2004); William STALLINGS <i>Computer Organization and Architecture: Designing for Performance</i>, 9th edition, Prentice-Hall Inc., 2013 Israel KOREN <i>Computer Arithmetic Algorithms</i>, 2nd ed., A.K.Peters Ltd., 2002 Vincent HEURING, Harry JORDAN <i>Computer Systems Design and Architecture</i>, 2nd ed., Person Prentice Hill, 2007 David Money HARRIS, Sarah HARRIS <i>Digital Design and Computer Architecture</i>, Morgan Kaufmann Elsevier, 2007 Jurij SILK, Borut ROBIC, Theo UNGERER <i>Procesor Architecture From Data Flow to Superscalar and Beyond</i>, Springer, 1999; Carl HAMACHER, Zvonko VRANESIC, Safwat ZAKY, Naraig MANJIKIAN <i>Computer organization and embedded systems</i>, 6th edition McGraw Hill, 2012; Gheorghe ȘERBAN, <i>Structura și organizarea calculatoarelor – Note de curs</i>, format electronic, 2018 			
8.2. Aplicații – Laborator		Metode de predare	Observații Resurse folosite
1	Simularea și implementarea pe Xilinx Spartan3 a circuitelor aritmetice de adunare și scădere. Sumatorul cu transport parțial și anticipat. -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
2	Simularea și implementarea pe Xilinx Spartan3 a circuitelor aritmetice de înmulțire. Algoritmi optimizați de înmulțire. -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
3	Simularea și implementarea pe Xilinx Spartan3 a circuitelor aritmetice de împărțire. Algoritmi optimizați de împărțire. -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
4	Unitatea de execuție. Proiectarea, simularea și implementarea pe Xilinx Spartan3 a unui sistem de calcul cu unitate de execuție și unitate aritmetică. -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
5	Circuite decizionale în sisteme de calcul. Circuite pentru setarea unor indicatori de stare. Simulare și implementare pe Spartan3 -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
6	Arhitecturi de sisteme de calcul integrate. Simulatorul RISC MIPS R2000/ R3000 SPIM, simulatorul DLX, simulatorul SatSim -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator
7	Algoritmi de predicție a salturilor pentru optimizarea vitezei de procesare într-un sistem -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu programele ActiveHD 7.1, ISE WebPack Machete laborator cu FPGA Xilinx Spartan 3 Aparatura de Laborator

8.3. Aplicații – Proiect		
	<p>Se propune proiectarea un sistem de calcul capabil sa efectueze următoarele acțiuni asupra unor operanzi: operații aritmetice (adunare, scădere, înmulțire, împărțire), operații logice, operații de deplasare (stânga, dreapta), operații de preluare sau stocare a datelor într-o memorie de date externă, operații de preluare sau stocare a datelor dintr-un set de registrii. Sistemul este comandat de o unitate de execuție bazată pe automat CROM care efectuează următoarele: generarea de comenzi către toate componentele sistemului care prelucrează operanzii, testarea unor indicatori de stare a rezultatului, saltul condiționat și nenconșionat în memoria de program. Utilizând acest sistem să se realizeze următorul program: preluarea a doi operanzi din memoria de date, efectuarea unor operații aritmetice sau logice cu aceștia, testarea unor indicatori de stare a rezultatului și luarea unei decizii în funcție de aceștia de depunere a rezultatului</p>	<p>Exemple de proiectare Studiu de caz Lucru în grup</p> <p>Sedintele de proiect trateaza aspecte specifice de proiectare: - Tehnici de proiectare a sistemelor de calcul - Schema bloc a sistemului de calcul - Proiectarea unității aritmetico logice - Proiectarea setului de registrii - Proiectarea interfeței cu memoria de date - Proiectarea automatului de control - Proiectarea aplicației software care rulează pe sistem</p>
Bibliografie <ol style="list-style-type: none"> 1. Laurențiu IONESCU, Gheorghe ȘERBAN <i>Îndrumar de laborator "Structura și Organizarea Calculatoarelor"</i>, format electronic, 2018 2. David PATTERSON, John HENNESSY <i>Computer Organization and Design The Hardware/Software Interface</i>, 5th ed., Morgan Kaufmann Elsevier 2012 (a se vedea și traducerea în lb. română David A. Patterson, John L. Hennessy <i>Organizarea și proiectarea calculatoarelor, Interfața hardware/software</i>; Editura All, București, 2002); 3. Gheorghe TOACȘE, Dan NECULA, <i>Electronica digitala</i>, Ed. Teora, Buc., 2005/1994 4. ISE WebPack, www.xilinx.com 		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori din domeniul aferent programului

Conținutul disciplinei a fost conceput ca urmare a discuțiilor cu colegi din departamentele de calculatoare din diverse universități românești (UP București, UT Cluj, U Craiova), din studiul programelor analitice ale disciplinelor similare de tip *Computer Organization and Design*, predate la programele de studii *Computer Engineering* din renumite universități străine (Stanford, MIT), dar și în urma întâlnirilor cu reprezentanți ai mediului economic de profil (Microchip, Freescale, ITA București, Draxlmaier, Continental). Competențele dobândite la disciplină permit absolvenților să lucreze ca inginer proiectant de module digitale, inginer tehnolog realizare echipamente digitale, inginer testare/verificare echipamente digitale, Inginer hardware, specialist întreținere și mentenanța sisteme de calcul, proiectant de circuite programabile.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	a) Interes pentru disciplină b) Test de Verificare c) Examen	a) Gradul de implicare activă în debaterile de la curs b) Test scris – elemente de proiectare c) Scris - verificare cunoștințe teoretice și elemente de proiectare	5% 15% 50%
10.5 Laborator	Rezolvarea studiilor de caz și proiectarea de module digitale, folosind cunoștințele acumulate la laborator și curs.	Evaluare periodică privind rezolvarea studiilor de caz.	15%
10.6 Proiect	Proiectarea unui sistem bazat pe logică digitală.	Prezentare și susținere proiect.	15%
10.7 Standard minim de performanță	<p>* Prezență integrală și nota minimă 5 la activitățile de laborator, respectiv proiect și nota minimă 5 la examenul final.</p> <p>* Set de cunoștințe minimale pentru promovarea examenului final:</p> <ul style="list-style-type: none"> - Cunoașterea elementelor caracteristice și de proiectare pentru circuite aritmetice din unitati aritmetico-logice: sumatoare, circuite de înmulțire, împărțire cu numere întregi - Cunoașterea metodologiei de proiectare propuse pentru un procesor - Utilizarea limbajelor HDL pentru caracterizarea, simularea și proiectarea tipurilor de structuri studiate 		

Data completării Titular de curs Titular de laborator Titular de proiect
18.09.2018 Prof.dr.ing. Gheorghe ȘERBAN S.I.dr.ing. Florin Marian BÎRLEANU Conf.dr.ing. Laurențiu IONESCU

Data avizării în departament Director de departament
21.09.2018 Prof.dr.ing. Gheorghe ȘERBAN