

## FIȘA DISCIPLINEI

### Proiectarea cu Microprocesoare

#### 1. Date despre program

1.1	Instituția de învățământ superior	Universitatea din Pitești
1.2	Facultatea	Electronică, Comunicații și Calculatoare
1.3	Departamentul	Electronică, Calculatoare și Inginerie Electrică
1.4	Domeniul de studii	Calculatoare și tehnologia informațiilor
1.5	Ciclul de studii	Licență
1.6	Programul de studii / Calificarea	Calculatoare / Inginer calculatoare

#### 2. Date despre disciplină

2.1	Denumirea disciplinei	<b>Proiectarea cu microprocesoare</b>									
2.2	Titularul activităților de curs	Prof. dr. ing. Gheorghe ȘERBAN									
2.3	Titularul activităților de laborator	S.I. dr. ing. Florin Marian BÎRLEANU									
2.4	Titularul activităților de Proiect	Prof. dr. ing. Gheorghe ȘERBAN									
2.5	Anul de studii	III	2.6	Semestrul	II	2.7	Tipul de evaluare	E	2.8	Regimul disciplinei	D/O

#### 3. Timpul total estimat

3.1	Număr de ore pe săptămână	6	3.2	din care curs	3	3.3	laborator	2	3.4	proiect	1
3.5	Total ore din planul de învățământ	84	3.6	din care curs	42	3.7	laborator	28	3.8	proiect	14
Distribuția fondului de timp											ore
Studiul după manual, suport de curs, bibliografie și notițe											16
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren											10
Pregătire seminarii/laboratoare, teme, referate, portofolii, eseuri											4
Tutorat											3
Examinări											3
Alte activități .....											-
3.9	Total ore studiu individual	36									
3.10	Total ore pe semestru	120									
3.11	Număr de credite	5									

#### 4. Precondiții (acolo unde este cazul)

4.1	De curriculum	Parcurserea disciplinelor Electronică digitală, Microprocesoare și Limbaje de Asamblare
4.2	De competențe	C1 Operarea cu fundamente științifice, ingineresti și ale informaticii C2 Proiectarea componentelor hardware, software și de comunicații

#### 5. Condiții (acolo unde este cazul)

5.1	De desfășurare a cursului	Sală de curs dotată cu 2 table, videoproiector și ecran de proiecție
5.2	De desfășurare a laboratorului/proiectului	Sala de laborator dotată cu 8 calculatoare, machete de laborator cu microprocesoare/ microcontrolere și periferice aferente, osciloscoape cu 2 canale, surse de alimentare duble programabile.  - Sala T219

#### 6. Competențe specifice acumulate

Competențe profesionale	<b>C2 Proiectarea componentelor hardware, software si de comunicatii (3 puncte credit)</b>										
	C2.1 Descrierea structurii și funcționării componentelor hardware, software și de comunicații (0,6 puncte credit)										
	C2.2 Explicarea rolului, interacțiunii și funcționării componentelor sistemelor hardware, software și de comunicații (0,6 puncte credit)										
	C2.3 Construirea unor componente hardware, software și de comunicații folosind metode de proiectare, limbaje, algoritmi, structuri de date, protocoale și tehnologii (0,6 puncte credit)										
	C2.4 Evaluarea caracteristicilor funcționale și nefuncționale ale componentelor hardware, software și de comunicații, pe baza unor metrici (0,6 puncte credit)										
	C2.5 Implementarea componentelor sistemelor hardware, software si de comunicatie (0,6 puncte credit)										
	<b>C4 Îmbunătățirea performanțelor sistemelor hardware, software si de comunicatii (2 puncte credit)</b>										
	C4.1 Identificarea și descrierea elementelor definitorii ale performanțelor sistemelor hardware, software și de comunicații (0,4 puncte credit)										
	C4.2 Explicarea interacțiunii factorilor care determină performanțele sistemelor hardware, software și de comunicații (0,4 puncte credit)										
	C4.3 Aplicarea metodelor și principiilor de baza pentru creșterea performanțelor sistemelor hardware, software și de comunicații (0,4 puncte credit)										
	C4.4 Alegerea criteriilor și metodelor de evaluare a performanțelor sistemelor hardware, software și de comunicații (0,4 puncte credit)										
	C4.5 Dezvoltarea de soluții profesionale pentru sisteme hardware, software și de comunicații bazate pe creșterea performanțelor (0,4 puncte credit)										

Competențe transversale	<p>CT1 Comportarea onorabilă, responsabilă, etică, în spiritul legii pentru a asigura reputația profesiei</p> <p>CT2 Identificarea, descrierea și derularea proceselor din managementul proiectelor, cu preluarea diferitelor roluri în echipa și descrierea clară și concisă, verbal și în scris, în limba română și într-o limbă de circulație internațională, a rezultatelor din domeniul de activitate</p> <p>CT3 Demonstrarea spiritului de inițiativă și acțiune pentru actualizarea cunoștințelor profesionale, economice și de cultură organizațională</p>
-------------------------	--

## 7. Obiectivele disciplinei

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> <li>- Prezentarea cunoștințelor și formarea deprinderilor pentru operarea și proiectarea hardware / software a microsistemelor electronice pe bază de microprocesoare sau microcontrolere în vederea gestionării de activități și a interfațării cu lumea reală</li> <li>- Cunoașterea conceptelor legate de arhitectura, structura și mecanismele interne ale circuitelor I/O dintr-un microsistem de calcul și de operarea cu aceste dispozitive, atât din punct de vedere hardware cât și software</li> </ul>
7.2 Obiectivele specifice	<p><i>Obiective cognitive</i></p> <ul style="list-style-type: none"> <li>- cunoașterea structurii hardware/software și a modului de operare cu circuitele clasice I/O de tipul timer-elor, porturilor paralele, USART-urilor, controlerelor de întreruperi, controlerelor DMA;</li> <li>- cunoașterea structurii hardware/software și a modului de operare cu familiile de microcontrolere Intel 8051, respectiv ARM (Freescale Cortex M0).</li> </ul> <p><i>Obiective procedurale</i></p> <ul style="list-style-type: none"> <li>- formarea deprinderilor și abilitatea de a proiecta hardware microsisteme pe bază de microprocesoare sau microcontrolere și a conectării circuitelor I/O la magistralele acestora;</li> <li>- formarea deprinderilor și abilitatea de a proiecta programe software pentru sistemele cu microprocesoare și microcontrolere, inclusiv pentru circuitele I/O studiate;</li> <li>- utilizarea de echipamente hardware și instrumente software pentru punerea la punct a sistemelor cu microprocesoare și microcontrolere, inclusiv a circuitelor I/O, respectiv a aplicațiilor software executate de acestea.</li> </ul> <p><i>Obiective atitudinale</i></p> <ul style="list-style-type: none"> <li>- să surprindă diferențele între diversele tipuri de circuite I/O studiate;</li> <li>- să rezolve problematice legate de structura hardware a sistemelor cu microprocesoare și microcontrolere, inclusiv a circuitelor I/O;</li> <li>- să caracterizeze problemele specifice legate de tehnicile de proiectare software studiate.</li> </ul>

## 8. Conținuturi

8.1. Curs		Metode de predare	Observații Resurse folosite
1	<b>1. Circuitul programabil de tip timer INTEL 8254 - 4 ore</b> 1.1. Structura circuitului; Descrierea semnalelor – 1 ora 1.2. Moduri de operare; Cuvinte de comanda și programare – 1 ora 1.3. Aplicații cu circuitul timer – 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
2	<b>2. Circuitul programabil de tip port paralel INTEL 8255 - 3 ore</b> 2.1. Structura circuitului; Descrierea semnalelor – 1 ora 2.2. Moduri de operare; Cuvinte de comanda și programare – 1 ora 2.3. Aplicații cu circuitul port paralel; gestionarea unei tastaturi – 1 ora	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
3	<b>3. Circuitul programabil pentru controlul comunicăției seriale INTEL 8251 – USART - 3 ore</b> 3.1. Elemente ale standardului RS 232 – 0,5 ore 3.2. Structura circuitului; Descrierea semnalelor – 1 ora 3.3. Cuvinte de comanda și programare – 0,5 ore 3.4. Aplicații cu circuitul USART – 1 ora	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
4	<b>4. Circuitul programabil pentru controlul întreruperilor INTEL 8259 - 3 ore</b> 4.1. Structura circuitului; Descrierea semnalelor – 1 ora 4.2. Cuvinte de comanda și programare – 1 ora 4.3. Aplicații cu circuitul 8259 – 1 ora	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
5	<b>5. Circuitul programabil pentru transferuri DMA INTEL 8237 - 4 ore</b> 5.1. Structura circuitului; Descrierea semnalelor – 1 ora 5.2. Cuvinte de comanda și programare – 1 ora 5.3. Aplicații cu circuitul DMA – 1 ora <b>Transferuri de date în microsisteme electronice de calcul – 1 ora</b> (programat, prin întreruperi, cu circuite specializate DMA)	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
6	<b>6. Familia de microcontrolere INTEL 8051 - 6 ore</b> 6.1. Arhitectura internă; Structura memoriei interne – 0,5 ore 6.2. Circuitele interne I/O; descrierea, operarea și programarea acestora – 1 ora 6.3. Logica de întreruperi – 0,5 ore 6.4. Setul de instrucțiuni; executia instrucțiunilor – 1 ora	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar

	6.5. Structura microsystemelor cu MCU 8051 – 1 ora 6.6. Aplicații software cu MCU 8051 – 2 ore		
7	<b>7. Familia de microcontrolere ARM – FREESCALE Cortex M0 - 10 ore</b> 7.1. Structura circuitelor interne I/O – 2 ore 7.2. Sistemul GPIO; descriere, operare și programare – 1 ora 7.3. Sistemul de timere; descriere, operare și programare – 2 ore 7.4. Sistemul de comunicații seriale: UART, SPI, I2C; descriere, operare și programare – 2 ore 7.5. Operarea în întreruperi – 1 ora 7.6. Dezvoltarea aplicațiilor software cu MCU ARM – 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar
8	<b>8. Proiectarea aplicațiilor cu microsysteme electronice de calcul - 9 ore</b> 8.1. Structura hardware a microsystemelor cu MPU și MCU – 2 ore 8.2. Interfatarea cu lumea reală; conectarea convertoarelor AD, DA; convertoare AD cu aproximații succesive; conectarea perifericelor de tip: motoare cc, relee – 2 ore 8.3. Traducerea specificațiilor temei de proiectare în hardware și software; organigrame – 1 ora 8.4. Aspecte specifice limbajului C la lucrul cu MPU și MCU – 1 ora 8.5. Structura software a aplicațiilor; întreruperi; subrutine – 1 ora 8.6. Implementarea aplicațiilor; medii de dezvoltare, testare, depanare software; analiza timpului de procesare – 2 ore	Prelegere Dezbateri Studiu de caz	Calculator, Videoproiector, Suport documentar

#### Bibliografie

1. Gheorghe ȘERBAN, *Sisteme electronice programabile*, Editura Universității din Pitești, 1999
2. Kenneth AYALA, *The 8051 Microcontroller: Architecture, Programming and Applications*, West Publishing Company, 1991
3. Applied Logic Engineering, *8051 Interfacing and Applications*, 1991
4. Jack GANSSLE, *The Art of designing Embedded Systems*, 2<sup>nd</sup> ed., Newnes, Elsevier, 2008
5. Ken ARNOLD, *Embedded Controller Hardware Design*, LLH Technology Publishing, 2001
6. Joseph YIU *The Definitive Guide to the ARM Cortex-M0*, Newnes, Elsevier, 2011
7. *ARM Architecture Reference Manual*, second edition, ARM Limited, Cambridge, 2000
8. *FREESCALE KL46 Sub-Family Reference Manual rev 3*, FREESCALE Semiconductor Inc, 2013
9. *FREESCALE Kinetis L Peripheral Module, Quick Reference*, FREESCALE Semiconductor Inc, 2012
10. L. IONESCU, A. Mazăre, Gh. ȘERBAN, G. IANA, P. ANGHELESCU *Aplicații cu sisteme în timp real*, Ed. Matrix ROM, 2010
11. Al. SERBANESCU, G. SERBAN, G. IANA, O. TEOFIL, *Procesarea digitală a semnalelor – Aplicații și implementări hardware în structuri reconfigurabile și cu procesoare digitale de semnale*, Ed. Universitatii din Pitești
12. Gheorghe SERBAN *Proiectarea cu microprocesore – Note de curs*, format electronic, 2017

8.2. Aplicații – Laborator		Metode de predare	Observații Resurse folosite
1	Circuitul numărător temporizator Z-80 CTC (Counter Timer Controller) -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu editor texte și asamblor Machete laborator cu microprocesor și circuite I/O și periferice aferente Aparatura de Laborator
2	Circuitul Z-80 PIO (Parallel input output controller) -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu editor texte și asamblor Machete laborator cu microprocesor și circuite I/O și periferice aferente Aparatura de Laborator
3	Circuitul Z-80 SIO (Serial Input output controller) -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu editor texte și asamblor Machete laborator cu microprocesor și circuite I/O și periferice aferente Aparatura de Laborator
4	Microcontrolerul 8051 (I); Setul de instrucțiuni și operarea generală cu microcontrolerul -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu editor texte și asamblor Machete laborator cu microcontroler și periferice aferente Aparatura de Laborator
6	Microcontrolerul 8051 (II); Circuitele I/O și operarea cu acestea -Timp alocat 4 ore	Studiu de caz Exerciții Lucrul în grup	Calculator PC cu editor texte și asamblor Machete laborator cu microcontroler și

			periferice aferente Aparatura de Laborator
6	Sistemul GPIO la microcontrolerul FREESCALE ARM Cortex M0 -Timp alocat 4 ore	Exercițiul Studiul de caz Lucrul în grup	Calculator PC cu CodeWarrior Studio Machete laborator cu microcontroler Aparatura de Laborator
7	Lucrul în intreruperi cu microcontrolerul FREESCALE ARM Cortex M0 -Timp alocat 4 ore	Exercițiul Studiul de caz Lucrul în grup	Calculator PC cu CodeWarrior Studio Machete laborator cu MCU, Apar. lab.
<b>8.3. Aplicații – Proiect</b>			
	Se propune proiectarea hardware si software a unui microsystem pe baza de microcontroler sau microprocesor cu ajutorul caruia sa fie gestionata o activitate. Microsistemul va fi prevazut cu tastatura si afisaj cu celule LED cu 7 segmente, comandate multiplexat. Se controleaza periferice de genul relee, motoare, convertoare AD, DA. Se urmareste ca in software sa se gestioneze in paralel mai multe activitati prin lucru in intreruperi. Exemple de teme de proiect: microsystem pentru comanda unei masini de spalat, microsystem pentru comanda unei masini de facut paine, telecomanda, etc.	Exemple de proiectare Studiul de caz Lucrul în grup	Sedintele de proiect trateaza aspecte specifice de proiectare: - translatarea specificatiilor temei de proiectare în hardware și software - tratarea afisajului multplexat prin intreruperi - tratarea tastaturii prin intreruperi - proiectarea programului principal de lucru
<b>Bibliografie</b> 1. Gheorghe ȘERBAN, <i>Îndrumar de laborator "Proiectarea cu microprocesoare"</i> , format electronic, 2017 2. Gheorghe ȘERBAN, <i>Sisteme electronice programabile</i> , Editura Universității din Pitești, 1999 3. Kenneth AYALA, <i>The 8051 Microcontroller: Architecture, Programming and Applications</i> , West Publishing Company, 1991 4. Applied Logic Engineering, <i>8051 Interfacing and Applications</i> , 1991 5. Jack GANSSE, <i>The Art of designing Embedded Systems</i> , 2 <sup>nd</sup> ed., Newnes, Elsevier, 2008 6. Ken ARNOLD, <i>Embedded Controller Hardware Design</i> , LLH Technology Publishing, 2001 7. Joseph YIU <i>The Definitive Guide to the ARM Cortex-M0</i> , Newnes, Elsevier, 2011 8. <i>ARM Architecture Reference Manual</i> , second edition, ARM Limited, Cambridge, 2000 9. <i>FREESCALE KL46 Sub-Family Reference Manual rev 3</i> , FREESCALE Semiconductor Inc, 2013 10. <i>FREESCALE Kinetis L Peripheral Module, Quick Reference</i> , FREESCALE Semiconductor Inc, 2012 11. L. IONESCU, A. Mazăre, Gh. ȘERBAN, G. IANA, P. ANGHELESCU <i>Aplicații cu sisteme în timp real</i> , Ed. Matrix ROM, 2010 12. MOSTEK, <i>Z80 Processor - Technical Manual</i> , 1979 13. Ramesh Gaonkar, <i>Z-80 Microprocessor Architecture, Interfacing, Programming and Design</i> , Prentice Hall, 3 ed., 2000			

**9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori din domeniul aferent programului**

Conținutul disciplinei a fost conceput ca urmare a discuțiilor cu colegi din departamentele de calculatoare din diverse universități românești (UP București, UT Cluj, U Craiova), din studiul programelor analitice ale disciplinelor similare de tip *Microprocessors*, predate la programele de studii *Computer Engineering* din renumite universități străine (Stanford, MIT), dar și în urma întâlnirilor cu reprezentanți ai mediului economic de profil (Microchip, Freescale, Draxlmaier, Continental). Competențele dobândite la disciplină permit absolvenților să lucreze ca inginer proiectant de microsysteme pe bază de microprocesoare, inginer tehnolog realizare echipamente digitale, inginer în departamentele de testare/verificare echipamente digitale, inginer specialist mentenanță echipamente digitale.

**10. Evaluare**

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	a) Interes pentru disciplină b) Test de Verificare c) Examen	a) Gradul de implicare activă în dezbaterile de la curs b) Test scris – elemente de proiectare c) Scris - verificare cunoștințe teoretice și elemente de proiectare	5% 15% 50%
10.5 Laborator	Rezolvarea studiilor de caz și a problemelor propuse, folosind cunoștințele acumulate la laborator și curs.	Evaluare periodică privind rezolvarea studiilor de caz.	15%
10.6 Proiect	Proiectarea unui microsystem bazat pe microprocesor/microcontroler cu o temă dată.	Prezentare și susținere proiect.	15%

10.7 Standard minim de performanță	<p>* Prezență integrală și nota minimă 5 la activitățile de laborator, respectiv proiect și nota minimă 5 la examenul final.</p> <p>* Set de cunoștințe minimale pentru promovarea examenului final:</p> <ul style="list-style-type: none"> <li>- Cunoașterea elementelor caracteristice pentru circuitele I/O studiate</li> <li>- Cunoașterea elementelor caracteristice pentru microcontrolerul studiat</li> <li>- Cunoașterea metodologiei de proiectare a unui microsistem pe bază de microprocesor/ microcontroler și a conectării circuitelor I/O</li> <li>- Implementarea de aplicații software cu circuitele I/O studiate</li> <li>- Implementarea de aplicații software cu microcontrolerele studiate</li> </ul>
------------------------------------	---

Data completării  
22.09.2017

Titular de curs si proiect  
Prof. dr. ing. Gheorghe ȘERBAN

Titular de laborator  
Sl. dr. ing. Florin Marian BÎRLEANU

Data avizării în departament  
25.09.2017

Director de departament  
Prof. dr. ing. Gheorghe ȘERBAN