

**UNIVERSITATEA DIN PITEȘTI
SENATUL UNIVERSITĂȚII
FACULTATEA DE ELECTRONICĂ, COMUNICAȚII ȘI
CALCULATOARE**

DOCTOR HONORIS CAUSA

Prof. Univ. Dr. Ing.

Paul Mugur SVASTA

29 aprilie 2014

CUPRINS

Cuvântul Președintelui Senatului Universității din Pitești, Conf. univ. dr. Nicolae Brînzea.....	pagina 3
Cuvântul Rectorului Universității din Pitești, Prof. univ. dr. Ionel Didea.....	pagina 5
Curriculum Vitae, Prof. Univ. Dr. Ing. Paul Mugur Svasta.....	pagina 7
Selecțiuni din lista de lucrări științifice publicate de Prof. univ. dr. Paul Mugur SVASTA.....	pagina 15
Contracte de cercetare științifică ale Prof. univ. dr. Paul Mugur SVASTA.....	pagina 38
Alte mențiuni privind activitatea Prof. univ. dr. Paul Mugur SVASTA.....	pagina 44
LAUDATIO, în onoarea Profesorului universitar doctor Paul Mugur SVASTA.....	pagina 46
Lista membrilor comisiei care au recomandat acordarea titlului academic de DOCTOR HONORIS CAUSA, Domnului Prof. Univ. Dr. Ing. Paul Mugur SVASTA.....	pagina 50

Cuvântul Președintelui Senatului Universității din Pitești
Conf. univ. dr. Nicolae BRÎNZEĂ

Domnule Rector,
Domnule Profesor Paul Mugar SVASTA,
Stimați invitați,
Stimați colegi,
Doamnelor și domnilor,

Pentru Senatul Universității din Pitești, decernarea titlului de DOCTOR HONORIS CAUSA este un prilej de sărbătoare, de recunoaștere academică, prin care toate personalitățile care primesc acest titlu universitar onorific devin prieteni devotați ai Universității din Pitești.

Începutul acestui mileniu este caracterizat de dezvoltarea fără precedent a societății informaționale, cea care aduce o eficiență fără precedent în istorie. Universitățile sunt cele care se află în centrul acestor societăți iar universitatea noastră dorește să țină pasul cu toate aceste tendințe moderne, aducând multe schimbări în modul de abordare a procesului educațional. Practic, pe plan local, procesul acesta, legat de abordarea societății informaționale, a început odată cu implementarea ideii că o specializarea ca electronica își găsește locul și în universitatea noastră. În acest sens, o contribuție deosebită este adusă de profesorul Paul Mugar SVASTA, care este un promotor al înființării programului de studii *Electronică* la Pitești.

În data de 08 iulie 2013, Senatul Universității din Pitești a hotărât, la propunerea domnului prof. univ. dr. Ioan LIȚĂ, acordarea a titlului de DOCTOR HONORIS CAUSA domnului profesor Paul Mugar SVASTA.

Prin realizările rămase mărturie de-a lungului timpului de la profesorul SVASTA, se observă că domnia sa dovedește calități deosebite ca dascăl, cercetător și coagulant al forțelor și rețelelor de cercetare.

Privind retrospectiv activitatea domniei sale, constatăm că a obținut titlul de doctor în 1981, este conducător de doctorat și i s-a conferit titlul de Doctor Honoris Causa al Universității Tehnice din Cluj-Napoca.

Mai presus însă de toate acestea, domnul profesor Paul Mugur SVASTA se remarcă prin activitatea științifică de mare valoare care constă în publicarea a peste 300 de lucrări în reviste și în volumele unor conferințe, în participarea în peste 45 de granturi naționale și internaționale și prin monografiile elaborate în domeniile *Tehnologiei electronice* și al *Componentelor electronice pasive*.

Tot de mare importanță sunt și aprecierile de care se bucură din partea comunității academice de specialitate și colaborările naționale și internaționale la care și-a pus umărul în mod deosebit. Menționăm aici colaborări bilaterale cu centre de cercetare ale unor universități ca Universitatea Tehnică din Praga, Universitatea Tehnică din Viena, Universitatea Tehnică din Dresda, Fraunhofer EMFT Munchen sau Centrul de cercetare „Jozef Stefan” din Ljubliana cât și colaborări multilaterale naționale ca EPETRUM (Electronic Packaging Education Training and Research University Network), Concursul Studențesc TIE (Tehnici de Interconectare în Electronică) sau Conferința SIITME (International Symposium for Design and Technology in Electronic Packaging).

În numele Senatului Universității din Pitești vă felicit pentru activitatea pe care ați depus-o până în prezent, vă urez sănătate și succes în activitatea viitoare.

Primiți, Domnule profesor, gestul de recunoaștere academică, o dată cu gratitudinea și prețuirea noastră!

Cuvântul Rectorului Universității din Pitești
Prof. univ. dr. Ionel DIDEA

Domnule Președinte al Senatului,
Stimate Domnule Profesor Paul Mugur Svasta,
Stimați invitați
Stimați colegi,
Doamnelor și Domnilor,

Universitatea din Pitești se bucură astăzi de prezența distinșilor invitați și, în special, de prezența domnului profesor universitar doctor inginer Paul Mugur Svasta.

Aprecierea de care se bucură astăzi Facultatea de Electronică, Comunicații și Calculatoare din cadrul Universității din Pitești este rezultatul eforturilor susținute pe care cadrele didactice ale acestei facultăți le-au depus încă de la înființarea sa, pentru afirmarea pe multiple planuri, în lumea academică din țară și străinătate.

În aceeași măsură însă, drumul ascendent în planul imaginii, dar și în planul conținutului calitativ al activității desfășurate de corpul profesoral, împreună cu studenții acestei facultăți a fost trasat și prin sprijinul pe care personalități marcante din țară și din străinătate ni l-au acordat constant, împărțindu-și din experiența lor științifică și de cercetare, reprezentând modele pentru devenirea profesională a multora dintre noi.

Din rândul acestor personalități face parte și domnul profesor univ. dr. ing. Paul Mugur Svasta.

Domnul profesor Paul Mugur SVASTA a absolvit Facultatea de Electronică și Telecomunicații din cadrul Universității „Politehnica” din București în anul 1968 și dobândește o incontestabilă recunoaștere a meritelor domniei sale în domeniul tehnologiei electronice, pe plan național și internațional. Este autorul unei opere științifice, care cuprinde peste 300 de lucrări în reviste și în volumele unor conferințe, monografiile elaborate în domeniul competențelor pasive și tehnologiei electronice, trei brevete de invenții și peste 40 contracte de cercetare.

Este membru al unor comitete internaționale în domeniul tehnologiei electronice, cum ar fi ESTC - Electronic Sistemintegration Technology Conference, sau ISSE – International Spring Seminar on Electronic Technology. Este general chairman al SIITME - International Symposium for Design and Technology in Electronic Packaging și coordonează un branch studentesc CPMT recompensat în 2003 de către IEEE-CPMT cu Best Student Branch Chapter of the Year. Este propus în 2012, pentru acordarea premiului anual al IEEE - CPMT, Region 8.

Profesorul univ. dr. ing. Paul Svasta a manifestat deschidere în atragerea și implicarea centrelor universitare din România, în promovarea domeniului tehnologiei electronice, în cadrul ei regăsindu-se exemplar, colaborările cu Departamentul de Electronică Aplicată.

Activitatea științifică și didactică recunoscute pe plan național și internațional, calitățile, prestigiul și colaborarea deosebită cu universitatea noastră, precum și calitățile în general ale profesorului univ. dr. ing. Paul Mugur Svasta, au constituit argumente, care stau la baza Hotărârii Senatului Universității din Pitești, pentru conferirea titlului de „Doctor Honoris Causa”. Titlul îi este acordat în semn de recunoaștere a contribuțiilor semnificative aduse învățământului superior de electronică în Pitești și a conexiunilor profesionale între universități.

Recompensat cu numeroase titluri și distincții, dl. prof. univ. dr. ing. Paul Mugur Svasta este începând de astăzi și reprezentantul comunității noastre academice și, în această calitate, îi urăm să fie și ambasador al școlii superioare argeșene, pentru afirmarea și în viitor, a învățământului superior piteștean.

Un sincer “Gaudeamus Igitur”, însoțit de urarea “Vivat, Crescat, Floreat”, pentru Doctor Honoris Causa, prof. univ. dr. ing. Paul Mugur Svasta!

CURRICULUM VITAE

Informații personale	
Nume / Prenume	PAUL MUGUR SVASTA
Telefon	0040 21 3169633
Fax(uri)	0040 21 3169634
E-mail(uri)	paul.svasta@cetti.ro
Naționalitate (- tăți)	română
Data nașterii	18 a lunii aprilie 1942
Sex	Bărbătesc
Loc de muncă vizat / Domeniu ocupațional	Universitatea POLITEHNICA din Bucuresti Facultatea de Electronică, Telecomunicații și Tehnologia Informației Catedra de Tehnologie Electronica si Fiabilitate
Experiența profesională	
Perioada	1968 →
Funcția sau postul ocupat	Professor
Activități si responsabilități principale	Educatie
Numele și adresa angajatorului	Catedra de Tehnologie Electronica si Fiabilitate – Universitatea POLITEHNICA din Bucuresti (UPB), Bucuresti, Romania

Perioada	2011 →
Funcția sau postul ocupat	Președinte
Numele și adresa angajatorului	Electronic Innovation Cluster (ELINCLUS), Bucuresti, Romania
Tipul activității sau sectorul de activitate	Cercetare
Perioada	1995 →
Funcția sau postul ocupat	Director centru
Numele și adresa angajatorului	Centrul de Electronica Tehnologica si Tehnici de Interconectare (UPB-CETTI), Bucuresti, Romania
Tipul activității sau sectorul de activitate	Educatie & Cercetare
Perioada	1999 →
Funcția sau postul ocupat	Membru in Consiliu Stiintific
Activități si responsabilități principale	C&D management, Inovare & Transfer Tehnologic
Numele și adresa angajatorului	Agentia Manageriala de Cercetare Stiintifica, Inovare si Transfer Tehnologic (AMCSIT) Bucuresti
Tipul activității sau sectorul de activitate	Cercetare, dezvoltare, inovare si transfer tehnologic
Perioada	1994 - 2007
Funcția sau	Vicepresedinte

postul ocupat	
Numele și adresa angajatorului	Asociatia Romana pentru Industrie Electronica si Software- ARIES
Tipul activității sau sectorul de activitate	Industrie Electronica
Perioada	2003 - 2007
Funcția sau postul ocupat	Presedinte, membru fondator
Numele și adresa angajatorului	Asociatia pentru Promovarea Tehnologiei Electronice- APTE
Tipul activității sau sectorul de activitate	electronica
Perioada	2001 - 2005
Funcția sau postul ocupat	Expert (atestat pentru evaluare propuneri proiecte)
Numele și adresa angajatorului	Ministerul Educatiei si Cercetarii
Perioada	2001 - 2003
Funcția sau postul ocupat	Presedinte Steering Committee BCUM, program finantat de Banca mondiala
Numele și adresa angajatorului	Ministerul Educatiei si Cercetarii
Perioada	1999 - 2000
Funcția sau postul ocupat	Consilierul Presedintelui

Numele și adresa angajatorului	Agentia Nationala pentru Stiinta si Tehnologie, astazi Ministerul Educatiei si Cercetarii, Bucuresti, Romania
Perioada	11/1998 - 12/1998
Funcția sau postul ocupat	Bursier DAAD
Activități si responsabilități principale	Bursa DAAD (German Academic Exchange Service)
Numele și adresa angajatorului	Technische Universität Darmstat- Germany
Perioada	10/1997 - 12/1997
Activități si responsabilități principale	Cercetare
Numele și adresa angajatorului	Fraunhofer Institut für Festkoerperstechnologie, München Germania
Perioada	1982 - 1990
Funcția sau postul ocupat	Director de program
Activități si responsabilități principale	organizare cursuri si laboratoare la disciplina Tehnologie Electronica, practica in productie
Numele și adresa angajatorului	IPEE, Curtea de Arges, Romania
Perioada	1978 - 1982
Funcția sau postul ocupat	Coordonator proiect
Activități si	Activități de cercetare dezvoltare în vederea

responsabilități principale	conceperii și realizării de echipamente destinate culegerii, prelucrării și afișării datelor la competițiile sportive
Numele și adresa angajatorului	Ministerul Tineretului și Sportului
Perioada	1973 - 1974
Funcția sau postul ocupat	Bursier DAAD (German Academic Exchange Service)
Numele și adresa angajatorului	Technische Universitaet München, Institut für Nachrichtetechnik, Munich, Germany
Perioada	1971 - 1973
Funcția sau postul ocupat	Sef sectie
Activități și responsabilități principale	practica productiva a studentilor
Numele și adresa angajatorului	Uzina "ELECTRONICA", Bucharest, Romania
Educație și formare	
Perioada	1981
Calificarea/diploma obținută	Dr.ing.
Disciplinele principale studiate/competențele profesionale dobândite	circuite electronice

Numele și tipul instituției de învățământ/furnizorul de formare	Facultatea de Electronica si Telecomunicatii, Universitatea POLITEHNICA din Bucuresti, Romania
Perioada	1963 - 1968
Calificarea/diploma obținută	Licenta si Master
Disciplinele principale studiate/competențele profesionale dobândite	Electronica si Telecomunicatii
Numele și tipul instituției de învățământ/furnizorul de formare	Facultatea de Electronică și Telecomunicații- Universitatea "Politehnica" din București, Romania
Perioada	1960 - 1962
Numele și tipul instituției de învățământ/furnizorul de formare	Școala militară superioară de ofițeri Sibiu, specialitatea Transmisiuni (Școala militară superioară de ofițeri Sibiu, specialitatea Transmisiuni)
Perioada	1956 - 1960
Numele și tipul instituției de învățământ/furnizorul de formare	Liceul militar "Mihai Viteazu", Galați (Liceul militar "Mihai Viteazu", Galați)
Limba maternă	Romana

Limbi străine
cunoscute
Autoevaluare
Nivel european
(*)

Înțelegere				Vorbire				Scriere	
Ascultare		Citire		Participare la conversație		Discurs oral			
C1	Utilizator experimentat	B2	Utilizator independent	C2	Utilizator experime.	C2	Utilizator experim.	B1	Utilizator independent
C1	Utilizator experimentat	C1	Utilizator experimentat	B1	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent
B2	Utilizator independent	A1	Utilizator elementar	B1	Utilizator independent	A2	Utilizator elementar	A1	Utilizator elementar
C1	Utilizator experimentat	C1	Utilizator experimentat	B1	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent
C1	Utilizator experimentat	B2	Utilizator independent	C2	Utilizator experim.	C2	Utilizator experim.	B1	Utilizator independent
B2	Utilizator independent	A1	Utilizator elementar	B1	Utilizator independent	A2	Utilizator elementar	A1	Utilizator elementar

Engleză

Germană

Maghiară

(*) [Cadrului european comun de referință pentru limbi](#)

Competențe și
abilități sociale

Spirit de echipa, abilitate de adaptare la medii multi-culturale obtinuta in urma colaborarilor cu parteneri internationali.

Abilitati de comunicare obtinute prin participare ca presedinte si co-presedinte la conferinte internationale.

Activitati de networking pentru implicarea universitatilor romanesti in activitati de cercetare si educatie dedicate packagingului electronic si microsystemelor.

Competențe și
aptitudini
organizatorice

Bun organizator, experienta in managementul de proiect fiind conducatorul unei echipe de 20 de specialisti.

Initiator (1992) si director al Concursului National Studentesc TIE (Tehnici de Interconectare in

	<p>Electronica) www.tie.ro, coordonator a unui mare numar de proiecte de cercetare.</p> <p>Dezvoltarea si implementarea unui program de pregatire pentru studenti in cadrul unei companii de componente de electronice pasive (Curtea de Arges). Mai mult de 3000 de studenti au beneficiat de acest program.</p> <p>Dezvoltarea si implementarea unor evenimente cu un caracter tehnic (simpozioane, workshopuri, conferinte) focalizate pe tehnologia electronica, inclusiv asamblarile tehnologice.</p>
Competențe și aptitudini tehnice	<p>O buna cunoastere a proceselor de control a calitatii.</p> <p>Responsabil cu implementarea sistemului managerial ISO 9001.</p> <p>O buna experienta in tehnologia straturilor groase castigata pe perioada unei burse DAAD in Fraunhofer IFT Munich, Germania.</p> <p>Conducator de doctorat in domeniul packaging-ului electronic.</p>
Competențe și aptitudini de utilizare a calculatorului	<p>Cunostinte in Microsoft Office (Word, Excel and Power Point).</p> <p>Dezvoltarea sistemului de invatare cu ajutorul calculatorului; introducerea platformelor multimedia si e-learning in continutul cursului clasic.</p>
Competente si aptitudini artistice	<p>Senior editor pentru reviste tehnice (Electronica Azi – Electronics Today; EP&Dee – Electronic Products & Design Eastern Europe)</p>
Alte competențe și aptitudini	<p>Membru in organizatii profesionale si non-profesionale (IEEE, IMAPS, IPC, FLUIDAS)</p>

SELECȚIUNI DIN LISTA DE LUCRĂRI

publicate în perioada 1992-2013 - după numirea ca profesor
universitar - Prof. Dr. ing. PAUL MUGUR SVASTA

Teza de doctorat: STUDII ASUPRA UNOR FACTORI DETERMINANȚI ÎN OBTINEREA DE SISTEME DE INSTRUIRE FIABILE ȘI VERSATILE, 1981

1. **Svasta P.**, Fleșchiu A., Concepții noi privind structurile rezistive integrate, A XXVI-a Sesiune a ICDA București 1992, pag 50-54
2. **Svasta P.**, Fleșchiu A., Ciurea D., Configurații de circuite pasive discrete în structuri integrate, Rev. Telecomunicații nr.,1,1994, pag.25-29
3. Lojewski G., **Svasta P.**, Măsurarea parametrilor substratului pentru linii microstrip, Rev. Telecomunicații, nr.2 1996 pag.11-16
4. Golumbeanu V., **Svasta P.**, Codreanu N. D., Subansamble de placă de cablaj imprimat-PCB cu compatibilitate electrică ridicată. Rev. Energetica nr.2, seria B, martie 1996 pag.85-90
5. Golumbeanu V., **Svasta P.**, Codreanu N. D., The Noise Immunity of Digital Circuits, Proc. ISSE, May Göd, Hungary 1996, pag.114-120
6. **Svasta P.**, Golumbeanu V., Ciszkowski W., Aspecte ale integrității semnalelor digitale transmise pe liniile de interconectare, SIITME 96, București, oct.,1996, pag.67-87
7. **Svasta P.**, Golumbeanu V., Leonescu D., Solicitarea electrică a condensatoarelor, Rev. Energetica nr.4 seria B iulie 1996, pag 183-188.
8. Golumbeanu V., **Svasta P.**, Codreanu N. D., The Decreasing of the Electromagnetic Interference on the power Supply Line of the Digital Circuits, Proc. ISSE, May Göd, Hungary 1996, pag. 162-172
9. **P.Svasta**, N. D.Codreanu, C.Ionescu,, D.Leonescu, V.Golumbeanu, Automatizarea Proiectării Modulelor Electronice, CADreport nr 6, dec 1997, p 19/25
10. **Svasta P.**, Vlădescu M., Leonescu D., Integrarea proiectării automatizate, SIITME 96, București , oct.,1996, pag.93-111

11. **Svasta P.**, Codreanu N. D., Golumbeanu V., Leonescu D., CAD Library Creation Dedicated to PCB Modules with Hight EMC, Proc. RJJSAEM, sept. Neptun 1996
12. **Svasta P.**, Codreanu N-D., Dumitrașcu D., Ionescu C., Leonescu D., Ciszkowski W., Integrated CAD Environment for Virtual Electronic Modules Manufacturing, Proceedings, International Spring Seminar in Electronic technology- ISSE 97, 8-11 Iunie 1997, Szklarska Poreba, Poland, pag 98-103
13. **P. Svasta**, O. Tol, *Utilizarea microcalculatoarelor in instalatiile hidropneumatice*, Rev. Hidrotehnica 2/1997
14. **P.Svasta**, A. Drumea, D. Leonescu, CADSTAR/PSPICE Software Interface, Proceedings SIITME 97 p.132-138
15. I.Rusu, **P.Svasta**, O.Tol, Hardware_Software Co Design Of Embadded Systems And Implications In Technological Process Management, Proceedings SIITME 97, p93-98
16. S. Iliescu, I Rusu, **P. Svasta** O.Tol, Implamentation Of Control Systems Using Digital Signal Processor, Proceedings SIITME 97, p. 99-105
17. Leonescu D., **Svasta P.**, Drăgulescu M., Golumbeanu V., Interdisciplinary Modeling a Bondgraf Based Approach, Proceedings, International Spring Seminar in Electronic technology- ISSE 97, 8-11 Iunie 1997, Szklarska Poreba, Poland, pag175-181
18. **Svasta P.**, Golumbeanu V., Leonescu D., Codreanu. N., Ciszkowski W., Parts Library Development for Electronic Modullles with Low Electromagnetic Interference, Proceedings, International Spring Seminar in Electronic technology - ISSE 97, 8-11 Iunie 1997, Szklarska Poreba, Poland, pag 236-242
19. **Svasta P.**, Leonescu D., Bondgraph Approach for Interdisciplinary Modelling. Proceedings 11th International Conference on Control Systems and Computer Science, București România 28-30 mai 1997, pag.78-82
20. **Svasta P.**, Codreanu N. D., Automatizarea proiectării electronice -considerații generale Rev., Telecomunicații nr4,1997,pag.3-10
21. N.D. Codreanu, **P. Svasta**, V. Golumbeanu, L. Gal, "Experimental Determinations as Concerns the Influence of Reference Planes on the Signal Integrity", ISSE'98, May 1998, pag. 63-67.

22. P.J. Mach, **P. Svasta**, "Correlation Among Differential Nonlinearity, Nonlinearity and Noise of Thick Film Resistors" ISSE'98, May 1998, pag. 73-76.
23. D. Leonescu, **P. Svasta**, M. Drăgulescu, "Bondgraph to Hardware Description Language for Analogic Translation Algorithm" ISSE'98, May 1998, pag. 187-191.
24. V. Golumbeanu, **P. Svasta**, D. Leonescu, I. Cristea, "The influence of Parasitic Reactance Load on Reflections at High Frequency", ISSE'98, May 1998, pag. 192-196.
25. C. Ionescu, **P. Svasta**, B. Hillerich, "Temperature Induced Effects in Thick-Film Thermistors" ISSE'98, May 1998, pag. 264-268.
26. **P. Svasta**, I. Cristea, N. D. Codreanu, "*Virtual prototyping for Low Cost Electronic Packaging*", The First International Symposium on Concurrent Enterprising - ISoCE '98, 4 - 6 iunie 1998, Sinaia.
27. V. Golumbeanu, **P.Svasta**, D. Leonescu, The Decoupling Efficiency of Power for Low Voltage Logic Circuits, Proc. 9.th Mediteranian Electrotechnical Conference, VolI, Tel- Aviv, Israel May 1998, pag 120-124.
28. V. Golumbeanu, **P Svasta**, D. Leonescu, The Noise Immunity for Low Voltage Logic Circuits, Proc. 9.th Mediteranian Electrotechnical Conference, VolI, Tel- Aviv, Israel May 1998, pag. 116-119
29. **P.Svasta**, N. D.Codreanu, C.Ionescu,, D.Leonescu, V.Golumbeanu, Sistemul de proiectare CADSTAR for Windows, CADreport nr.1/1998 p.31-42
30. **P.Svasta** D.Leonescu, N. D.Codreanu, C.Ionescu, , V.Golumbeanu, BETAsoft-Program de analiza termica si de fiabilitate a sistemelor electronice,CADreport nr.2/1998 p.41-48.
31. N.C. Codreanu, **P. Svasta**, I. Cristea, C. Ionescu, Aspects concerning Modeling/Simulation of Discontinuities from Passive Interconnection Structures, 20th. International Spring Seminar on Semiconductor and Hybrid Technologies. Sozopol, Bulgaria 1998, pag.19-26.
32. **P. Svasta**, V. Golumbeanu, C. Ionescu, ND. Codreanu, I. Cristea, CAD Libraries Development for PCB/MCM Modules

- with High Electromagnetic Compatibility, 20th. International Spring Seminar on Semiconductor and Hybrid Technologies. Sozopol, Bulgaria 1998, pag. 71-78.
33. **P. Svasta**, O. Tol, S. Iliescu, Power management of embedded systems, 2nd International Symposium on Microelectronics Tehnologies and Microsystems, Lviv 15-17, 1998.
 34. P. Drumea, **P. Svasta**, M. Comes, C. Ionescu, A. Mirea, I. Cristea, Differential pressure inductive transducer with built-in signal conditioning circuit, 2nd International Symposium on Microelectronics Tehnologies and Microsystems, Lviv 15-17, 1998.
 35. Determination of the working frequency band for a capacitor, **P.Svasta**, V.Golumbeanu, D.Leonescu, Buletinul stiintific al UPB, Bucuresti 1998, vol.60, nr.1-2.
 36. **Svasta P.**, Vlădescu M., Golumbeanu V., Codreanu N-D., Ciszkowski W., Signal Integrity Analysis in Cost Sensitive Interconnections, Proceedings IMAPS/ NATO, Electronic Packaging for High Reliability and Low Cost Electronics, Editor Rao Tummala, Georgia Institute of Technology , May 10-13, 1997, Bled, Slovenia, Kluwer Academic Publishers 1999, pag. 9-17.
 37. **P. Svasta**, N.D. Codreanu, C. Ionescu, V. Golumbeanu, I. Cristea, *Simulation of multichip module structures*, Proceedings The fifth European Conference on Multichip Module – Ec-MCM '99, Londra, 1999, pag. 10-15.
 38. Z. Illyelfalvi-Vitez, A. Varvaet, A. Van Calster, N. Sinnadurai, M. Hrovat, **P. Svasta**, E. Toth, D. Belavic, R. M. Ionescu, W. Dennehy, *Low cost Prototyping of Multichip Modules*, Proceedings The fifth European Conference on Multichip Module – Ec-MCM '99, Londra, 1999.
 39. Z. Illyelfalvi-Vitez, A. Varvaet, A. Van Calster, N. Sinnadurai, M. Hrovat, **P. Svasta**, E. Toth, D. Belavic, R. M. Ionescu, W. Dennehy, *Low cost Prototyping of Multichip Modules – the European INCO-Copernicus project*, Microelectronics International – Journal of IMAPS-Europe, Vol. 16, Nr. 2, April 1999.
 40. A. Marin, I. Cristea, **P. Svasta**, P. Drumea, *Analysis and Synthesis of Electrohydraulic Servomechanism*, 2nd International

- Conference on Recent Advances in Mechatronics ICRAM'99, May 24-26 1999, Instambul, Turkey.
41. A. Vasile, **P. Svasta**, M. Nicolae, S. Iliescu, *Computer system for adjusting and testing of hybrid voltage electronic regulators for automobiles*, 3rd International Symposium on Microelectronic Tehnologies and Microsystems 3-5 June 1999, Kosice, Slovacia, pag.73-76.
 42. V. Golumbeanu, **P. Svasta**, C. Ionescu, A. Vasile, *The parameters of digital signal microstrip lines with distributed load*, 3rd International Symposium on Microelectronic Tehnologies and Microsystems 3-5 June 1999, Kosice, Slovacia, pag.67-72.
 43. **P. Svasta**, C. Ionescu, B. Hillerich, D. Bonfert, *Current Noise in Thick Film Resistors*, 3rd International Symposium on Microelectronics Tehnologies and Microsystems 3-5 June 1999, Kosice, Slovacia, pag.60-66.
 44. N.D. Codreanu, **P. Svasta**, *Evaluation of conventional "PWB" Vias*, 3rd International Symposium on Microelectronics Tehnologies and Microsystems 3-5 June 1999, Kosice, Slovacia.
 45. V. Golumbeanu, **P. Svasta**, C. Ionescu, A. Drumea, *Analysis of Electromagnetic Compatibility for Clock Oscillator and Distribution Circuits*, 22nd International Spring Seminar on Electronics Technology ISSE'99- Technology Drivers in Electronics, May 18-20 1999, Freital-Dresden, Germany.
 46. D. Leonescu, **P. Svasta**, *Aspects of design for Microtechnical Modules with Integrated Electrical and Nonelectrical Functions*, 22nd International Spring Seminar on Electronics Technology ISSE'99- Technology Drivers in Electronics, May 18-20 1999, Freital-Dresden, Germany.
 47. **P. Svasta**, N.D. Codreanu, Z. Illyelfalvi-Vitez, V. Golumbeanu, *New aspects in Modeling and Simulation of PCB/MCM Vias*, 12th European Microelectronics & Packaging Conference 7-9 June 1999, Harrogate, Anglia.
 48. A. Vasile, **P. Svasta**, M. Nicolae, S. Iliescu, *Computer system for adjusting and testing of hybrid voltage electronic regulators for automobiles*, 3rd International Symposium on Microelectronics Tehnologies and Microsystems 3-5 June 1999, Kosice, Slovacia.

49. **P. Svasta**, D.Pitică, V.Cehan, E.Sofron - Interconnecting Technologies by Surface Mounting of Electronic Devices - SMT. Novatory Education Program in Colleges, Al 5-lea Simpozion Internațional de Informatică Tehnologică în domeniul Modulelor Electronice - SIITME '99, 23-26 Septembrie, București.
50. D. Leonescu, R. Bauer, **P. Svasta**, W. Sauer - Bondgraph Models for Thermal Design of Microtechnical Modules, Al 5-lea Simpozion Internațional de Informatică Tehnologică în domeniul Modulelor Electronice - SIITME '99, 23-26 Septembrie, București.
51. V.Golumbeanu, **P.Svasta**, A.Drumea - Electromagnetic Compatibility Analysis for Clock Circuits with CADSTAR EMC ADVISER, Part A - EMC Rules, Al 5-lea Simpozion Internațional de Informatică Tehnologică în domeniul Modulelor Electronice - SIITME '99, 23-26 Septembrie, București.
52. **P.Svasta**, C.Ionescu - Extensive Characterisation of Current Noise in Thick Film Resistors, Al 5-lea Simpozion Internațional de Informatică Tehnologică în domeniul Modulelor Electronice - SIITME '99, 23-26 Septembrie, București.
53. A. Vasile, **P. Svasta**, M. Nicolae, S. Ionescu - Implementing of numerical filters based on mean square criterion for the diminution of errors in data acquisition systems, Part A: The identification of system and errors sources - Acta Universitatis Cibiniensis, vol. XLI, Seria Tehnică, H. Inginerie electrică și electronică, Sibiu, 1999, pag. 215-218.
54. **P. Svasta**, V. Golumbeanu, A. Drumea, Analiza interferenței electromagnetice a circuitelor de frecvență cu programul CADSTAR, A XXXI-a Sesiune de comunicări științifice a ACTTM 30sept.-01 oct. 1999, București.
55. N. D. Codreanu, **P. Svasta**, V. Golumbeanu, L. Gal, "Evaluation of meshed reference planes for high performance applications", Active and Passive Electronic Components, 1999, Vol. 22, pp 175 - 187.
56. **P. Svasta**, N.D. Codreanu, C. Ionescu - Evaluation of Planar Structures Radiation by "MOM" Simulation - International Workshop HRTC 2000, UPB, București, 13-14 martie 2000.

57. **P. Svasta**, N.D. Codreanu, C. Ionescu, V. Golumbeanu, D. Leonescu - full-Wave Electromagnetic Characterization of Vias and Microvias - International Workshop HRTC 2000, UPB, București, 13-14 martie 2000.
58. M. Nicolae, A. Vasile, **P. Svasta**, *Filtre adaptive realizate cu procesoare de semnal TMS320C30 utilizând limbajul C*, Electronica și Automatica nr. 5-6, 2000.
59. A. Vasile, M. Nicolae, **P. Svasta**, *Reducerea erorilor în sistemele de achiziție de date prin implementarea filtrelor adaptive*, Electronica și Automatica nr. 7-8, 2000.
60. N.D. Codreanu, C. Ionescu, **P. Svasta**, *Computer based education for electromagnetic characterization of passive structures*, 23rd International Spring Seminar on Electronics Technology ISSE 2000, 6-10 Mai 2000, Balatonfured, Ungaria, pag. 33-38.
61. N. D. Codreanu, **P. Svasta**, C. Ionescu, V. Golumbeanu, D. Leonescu: "MOM" Electromagnetic Characterization of Vias from Electronic and Microelectronic Modules, *Advancing Microelectronics*, Volume 27, nr. 3, mai/iunie 2000, pp. 10 - 14.
62. C. Milea, **P. Svasta**, I. Cristea - *Networking In Electronic Packaging Education, A Real Challenge For The Next Century*, 23rd International Spring Seminar on Electronics Technology ISSE 2000, 6-10 Mai 2000, Balatonfured, Ungaria, pag. 69-74
63. Z. Illyelfalvi-Vitez, Z. Drozd, L.J. Golonka, A. Kikineshy, M. Kosec, P. Mach, J. Nicolics, W. Sauer, E. Shoikova, **P. Svasta**, *International Local Network of Electronics Packaging Education*, 23rd International Spring Seminar on Electronics Technology ISSE 2000, 6-10 Mai 2000, Balatonfured, Ungaria, pag. 171-179.
64. D. Leonescu, **P. Svasta**, R. Bauer, W. Sauer, *SPICE simulation of a Thermoelectric Module*, 23rd International Spring Seminar on Electronics Technology ISSE 2000, 6-10 Mai 2000, Balatonfured, Ungaria, pag. 349-354
65. D. Leonescu, **P. Svasta**, Anton Hluscu - *Flotherm - 3D Flow & Thermal Analysis Software* - "The 6th International Symposium for Design and Technology for Electronic Modules", pag. 18-22, 22-24 septembrie 2000, București, România

66. **P. Svasta**, N. D. Codreanu, C. Ionescu: “”*MOM*”
Electromagnetic Simulation regarding the Radiation of Interconnection Structures”, IMAPS - Europe 2000, Praga, Republica Cehă, 18 - 20 iunie 2000, pag. 440 - 446.
67. **P. Svasta**, D. Pitica, C. Milea, C. Mircean - *Citrix Metaframe - A Good Solution In Educational Area* - “The 6th International Symposium for Design and Technology for Electronic Modules”, pag. 84-87, 22-24 septembrie, București, România
68. **Paul Svasta**, Corina Ruxandra Sandulescu, Pietro Sironi - *Technological Transfer Projects in Phare Framework Programs* - “The 6th International Symposium for Design and Technology for Electronic Modules”, pag. 171-175, 22-24 septembrie 2000, București, România
69. A. Drumea, **P. Svasta** - *Fine Tuning Of Autorouter Parameters In Orcad Environment* - “The 6th International Symposium for Design and Technology for Electronic Modules”, pag. 184-188, 22-24 septembrie 2000, București, România
70. **P. Svasta**, N.D. Codreanu, C. Ionescu, M. Zanfir, I.B. Cioc, M. Savu, *Computer aided learning in electronic Packaging*, The 4th International Symposium on Microelectronic Technologies and Microsystems, Zwickau, October 26-27, 2000, pag. 52-57.
71. P. Drumea, **P. Svasta**, *Globalizarea, determinanta a dezvoltării științei, tehnicii și economiei*, a VIII-a ediție HERVEX 2000, noiembrie 2000, Călimănești - Căciulata, ISSN/1454-8003., pag 4-6
72. P. Drumea, **P. Svasta**, N. Vasiliu, N. Alexandrescu, *Contribuții românești la modernizarea elementelor și sistemelor de reglare electrohidraulice*, a VIII-a ediție HERVEX 2000, noiembrie 2000, Călimănești - Căciulata, ISSN/1454-8003., pag 34-40
73. D. Leonescu, **P. Svasta**, *Reprezentarea sistemelor multidisciplinare prin bondgraph-uri*, a VIII-a ediție HERVEX 2000, noiembrie 2000, Călimănești - Căciulata, ISSN/1454-8003., pag 53-60.
74. A. Drumea, **P. Svasta**, M. Comes, *Module electronice în sistemele hidraulice*, a VIII-a ediție HERVEX 2000, noiembrie 2000, Călimănești - Căciulata, ISSN/1454-8003., pag 147-152.
75. Ioan Dumitrache, **Paul Svasta**, Aurelian Mihai Stanescu: *Advanced Team Work Education Within the Concurrent*

- Engineering Paradigm*, 24th International Spring Seminar on Electronics Technology Concurrent Engineering in Electronic Packaging - ISSE'01, Calimanesti-Caciulata, 5-9 mai 2001.
76. Daniel Simion-Zanescu, **P. Svasta**: *Thermal absorption in surface mount assembly*, 24th International Spring Seminar on Electronics Technology Concurrent Engineering in Electronic Packaging - ISSE'01, Calimanesti-Caciulata, 5-9 mai 2001.
 77. Aurelian Tolescu, **Paul Svasta**: *Characterization Of Differential Interconnects From Time Domain Reflectometry Measurements*, 24th International Spring Seminar on Electronics Technology Concurrent Engineering in Electronic Packaging - ISSE'01, Calimanesti-Caciulata, 5-9 mai 2001
 78. **Svasta P.**, N.D. Codreanu, C. Ionescu, V. Golumbeanu, *Electronic Packaging and Interconnection Techniques, Education at University Level – A Romanian Experience*, 51st Electronic Components & Technology Conference, Orlando, Florida USA, pag 1282-1289
 79. V. Golumbeanu, **P. Svasta**, Leonescu D., N.D. Codreanu, *Bulk Decoupling Capacitors – 13th European Microelectronics and Packaging Conference*, May 30th -June1st 2001, Palais de la Musique et des Congres Strasbourg, France, pag. 365-368.
 80. Constantin Milea, **Paul Svasta**, *Using Distributed Neural Networks In Computer Aided Design - The 7th International Symposium for Design And Technology of Electronic Modules*, SIITME'01, September 20 – 23, 2001, Bucharest – Romania, pag. 58-60.
 81. Daniel Simion Zănescu, **Paul Svasta**, *Thermal conductivity influence in SMT Reflow Soldering Process- The 7th International Symposium for Design And Technology of Electronic Modules*, SIITME'01, September 20 – 23, 2001, Bucharest – Romania, pag. 61-65
 82. Virgil Golumbeanu, **Paul Svasta**, Willi Ciszkowski, *Some Parameters of Noise Immunity for the Low Voltage Logic Circuits - 5th Symposium on Microelectronic Technologies, Microsystems and MEMS*, 7 – 9 iunie 2001, Pitești, Romania, pag. 153-158.
 83. Ion Bogdan Cioc, **Paul Svasta**, *Analyze and Simulation of Bends Interconnection Structures in PCB - 5th Symposium on*

- Microelectronic Technologies, Microsystems and MEMS, 7 – 9 iunie 2001, Pitești, Romania, pag. 66-71.
84. Aurelian Țolescu, **Paul Svasta**, Practical Characterization of Lossy Transmission Lines Using Time Domain Reflectometry- The 7th International Symposium for Design And Technology of Electronic Modules, SIITME'01, September 20 – 23, 2001, Bucharest – Romania, pag. 173-176.
 85. A. Drumea, **P. Svasta**, V.D. Ene, Some Aspects of Educational Environment in Packaging, XXV International Conference IMAPS – Poland 2001, Rzeszow – Polanczyk, 26-29 Septembrie 2001, pag. 31-36
 86. **Paul Svasta**, Dan Pitică, Vlad Cehan, Educația în domeniul packagingului electronic: cerințe, poziție și provocări, A 2-a ediție a Conferinței – Dezbateri EDUCAȚIA ÎN SOCIETATEA INFORMAȚIONALĂ, Cluj Napoca, 16 noiembrie 2001
 87. N.D. Codreanu, **P. Svasta**, V. Golumbeanu, C. Ionescu – Full-Wave Electromagnetic Simulation of Printed Circuit Board Structures, IPB Printed Circuits EXPO 2002, March 24-28, Long Beach, USA.
 88. Daniel Leonescu, **Paul Svasta**, Reinhard Bauer, Wilfried Sauer- 3D Thermal Modeling and Simulation of a Power Multichip Module, 25th International Spring Seminar on Electronics Technology, Quality Management and Diagnostics in Electronic Packaging, Prague, Czech Republic, May 11 – 14, 2002, pag. 31-35.
 89. Daniel Simion-Zanescu, **Paul Svasta** - Modeling Optimisation Techniques for PCB Thermal Simulations, 25th International Spring Seminar on Electronics Technology, Quality Management and Diagnostics in Electronic Packaging, Prague, Czech Republic, May 11 – 14, 2002, pag.44-47.
 90. **Paul Svasta**, Norocel Dragoș Codreanu, Ciprian Ionescu – Mechanical Engraving Methods for PCB Structures Prototyping, 25th International Spring Seminar on Electronics Technology, Quality Management and Diagnostics in Electronic Packaging, Prague, Czech Republic, May 11 – 14, 2002, pag. 254-260.
 91. **Paul Svasta**, Virgil Golumbeanu, Ciprian Ionescu, Norocel Dragoș Codreanu, Daniel Leonescu, Marian Vlădescu, Dan

- Tudor Vuza - Training Program in Electronic Passive Components Education, The 52nd Electronic Components and Technology Conference, May 28-31, 2002, San Diego, California USA, pag. 780-786
92. **Paul Svasta**, Daniel Simion-Zanescu, Ciszkowski Willi - Thermal Conductivity Influence in SMT Reflow Soldering Process, The 52nd Electronic Components and Technology Conference, May 28-31, 2002, San Diego, California USA, pag. 1613-1616.
 93. Alexandru Marin, **Paul Svasta**, Ciprian Ionescu, Norocel-Drăgoc Codreanu - Using of Solderable Conductive Pastes in PCB Prototyping, 2nd International IEEE Conference on Polymers and Adhesives in Microelectronics and Photonics, Polytronic 2002, June 23-26, 2002, Hotel Balaton, Zalaegerszeg, Hungary.
 94. Marin, A.; **Svasta, P.**; Simion-Zanescu, D. - The Sensitiveness of Electronics Devices on Chaotic Working Stages, 2nd International IEEE Conference on Polymers and Adhesives in Microelectronics and Photonics, Polytronic 2002, June 23-26, 2002, Hotel Balaton, Zalaegerszeg, Hungary.
 95. **Paul Svasta**, Dan Tudor Vuza, Marian Vladescu, Search System For The Passive Electronic Components Best Fitted To A Project, The 8 th International Symposium for Design and Technology of Electronic Modules, September 19-22, 2002, Cluj-Napoca, Romania, pag 232-234
 96. Virgil Golumbeanu, **Paul Svasta**, Mircea Davidescu, Irina Adjudeanu, Modelling and Simulation of Resistors at High Frequency, XXVI International Microelectronics and Packaging Society Poland Chapter, Warsaw, 25-27 September 2002, pag. 150-153
 97. **Paul Svasta** Some Aspects of Packaging Education in the USA and Europe, XXVI International Microelectronics and Packaging Society Poland Chapter, Warsaw, 25-27 September 2002, pag.30-35
 98. Virgil Golumbeanu, **Paul Svasta**, Mircea Davidescu, Victoraș Ene, Modelling and Simulation of Capacitor Circuits at High Frequency, XXVI International Microelectronics and Packaging Society Poland Chapter, Warsaw, 25-27 September 2002, pag. 201-204.

99. **Paul Svasta**, Corneliu Toma, Norocel-Dragos Codreanu, Microcontroller Based Electronic Control Unit for High Vacuum Pumps Applications, XXVI International Microelectronics and Packaging Society Poland Chapter, Warsaw, 25-27 September 2002, pag. 209-212.
100. **Paul Svasta**, Daniel Simion-Zănescu, Thermal Limits in Reflow Soldering Process, 53rd ECTC International Workshop on Microsystems Packaging Education, Sheraton New Orleans Hotel, 27 May, 2003
101. **P. Svasta**, D. Pitica, V. Cehan, H. Carstea, Electronic Packaging Education and Training – Key Factor for the Development of the Electronic Industry, 53rd ECTC International Academic Workshop, Sheraton New Orleans Hotel, 27 May, 2003
102. Norocel-Dragos Codreanu, Ciprian Ionescu, **Paul Svasta**, Helmut Schlenker, Electromagnetic Investigations of New PWB Structures, 26th International Spring Seminar on Electronics Technology" proceedings, Stara Lesna, High Tatra, Slovak Republic, 298-301
103. **Paul Svasta**, Horia Carstea, Marius Rangu, Adrian Avram, Implementation of a Genetic Algorithm for Components Optimal Placement in Electronic Packaging, 26th International Spring Seminar on Electronics Technology" proceedings, Stara Lesna, High Tatra, Slovak Republic, pag. 460-465
104. D. Leonescu, V. Golumbeanu, **P. Svasta**, Introduction to Spread Spectrum Clock Technique, The 9th International Symposium for Design and Technology of Electronic Packages, September, 18-21, 2003 Timisoara, Romania, page 248-252
105. **Paul Svasta**, Dan Pitica, Horia Carstea, Vlad Cehan, Networking Activities for Electronic Packaging Education and Training in Romanian Universities, The 9th International Symposium for Design and Technology of Electronic Packages, September, 18-21, 2003 Timisoara, Romania, pages 1-5
106. **Paul Svasta**, Ciprian Ionescu, Mircea Gavan, Dan Constantinescu, Finite Element Modeling of Thermo-mechanical Effects in SMD Components, The 9th International Symposium for Design and Technology of Electronic Packages, September, 18-21, 2003 Timisoara, Romania, page 243-247

107. **P. Svasta**, Ciprian Ionescu, V. Golumbeanu, Norocel-Dragos Codreanu, THERMAL CHARACTERISATION OF PLANAR TRANSFORMERS, 27th ISSE 2004, Annual School Lectures vol. 24, Sofia, Bulgaria, 13-16 May 2004, pp. 49;
108. A. Drumea, **P. Svasta**, Camelia Popescu, Remote Access Solutions for Industrial Control Systems, 27th ISSE 2004, Annual School Lectures vol. 24, Sofia, Bulgaria, 13-16 May 2004, pp. 7;
109. Pavel Mach, **P. Svasta**, Influence of trimming of resistive thick films on nonlinearity of their current vs. voltage characteristics, 27th ISSE 2004, Annual School Lectures vol. 24, Sofia, Bulgaria, 13-16 May 2004, pp. 52;
110. Daniel Simion-Zanescu, **Paul Svasta**, Components Emissivity in Reflow Soldering Process, Proceedings 54th Electronic Components and Technology Conference, Las Vegas, Nevada, USA, June 2004, pp. 1921/1927;
111. **Paul Svasta**, Ciprian Ionescu, Norocel Dragoş Codreanu, Camelia Popescu, Adrian Râpă., "Integrated CAD Environment for Collaborative Electronic Packaging", 25-27 August 2004, PBE 2004, Iasi, Romania, pp. 152-157;
112. Florin Streza, Daniel Simion-Zănescu, **Paul Svasta**, Control Application for SMT process, The 10th International Symposium for Design and Technology of Electronic Packages, 23-26 September 2004;
113. Andrei Drumea, Iulian Tâlpigă, Camelia Popescu, **Paul Svasta**, Low-Power Aspects in Embedded Systems, The 10th International Symposium for Design and Technology of Electronic Packages, 23-26 September 2004;
114. Daniel Simion-Zănescu, Florin Streza, **Paul Svasta**, Modeling and Calibrating a Conveyor Oven, The 10th International Symposium for Design and Technology of Electronic Packages, 23-26 September 2004;
115. Andrei Drumea, Camelia Popescu, **Paul Svasta**, Remote Access Capabilities for System On Chip (SOC) – Based Embedded Systems for Industrial Control, The 10th International Symposium for Design and Technology of Electronic Packages, 23-26 September 2004;

116. A. Drumea, C. Popescu and **P. Svasta**, GSM SOLUTIONS FOR LOW COST EMBEDDED SYSTEMS FOR INDUSTRIAL CONTROL, The 28th International Spring Seminar on Electronics Technology, ISSE 2005, May 19-22, 2005, Wiener Neustadt Austria ISBN: 0-7803-9325-2, pp. 226-230;
117. N.D. Codreanu, **P. Svasta**, C. Ionescu, V. Golumbeanu, New Investigations of High Performance “PCB” Structures for Signal Integrity Compliance, 15th European Microelectronics and Packaging Conference & Exhibition, EMPC 2005, June 12-15, 2005, Brugge, Belgium, pp. 534-539;
118. Hapenciuc Iaroslav-Andrei, **Paul Svasta**, ULTRASONIC SPEEDOMETER FOR FLUIDS, The 11th International Symposium for Design and Technology of Electronic Modules, September 22-25, 2005, Cluj-Napoca, Romania, pp. 90-93;
119. Daniel Simion-Zanescu, **Paul Svasta**, PARTICULARITIES OF REFLOW SOLDERING MODEL, The 11th International Symposium for Design and Technology of Electronic Modules, September 22-25, 2005, Cluj-Napoca, Romania, pp. 113-116;
120. A.M. Bondar, A. Bara, D. Patroi, **P. Svasta**, Carbon Mesophase/ Carbon Nanotubes Nanocomposite – Functional Filler for Conductive Pastes, Polytronic 2005, The 5th International Conference on Polymers and Adhesives in Microelectronics and Photonics, October 23/26, 2005, Wroclaw, Poland, pp. 215-218;
121. Ciprian Ionescu, Virgil Golumbeanu, and **Paul Svasta**, “Modeling and Simulation of Inductive Planar Structures with Non-homogenous Magnetic Medium”, The 29th International Spring Seminar on Electronics Technology, ISSE 2006, May 10-14, 2006, St. Marienthal, Germany;
122. **Paul Svasta**, Ciprian Ionescu, Alexandru Romanescu, Alena Pietrikova, Integrate Inductive Structure in Cost Efficient System in Package Application, The 4th European Microelectronics and Packaging Symposium, May 22-24, 2006, Terme Èatež, Slovenia, pp. 91-95;
123. A. M. Bondar, I. Iordache, **Paul Svasta**, “Carbon/Ceramic Composites Designed for Electronic Application”, The 1st Electronics System Integration Technology Conference, Dresden, Germany, September 5-7, 2006, pp. 708-713;

124. A. Bara, A. M. Bondar, **P. Svasta**, “Polymer/CNTs Composites for Electronic Packaging”, The 1st Electronics System Integration Technology Conference, Dresden, Germany, September 5-7, 2006, pp 334-336;
125. Daniel Simion-Zanescu, **Paul Svasta**, Enhanced Model for Reflow Soldering Process, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 81-84;
126. Marius Rangu, Mircea Vladutiu, **Paul Svasta**, On Rambus Memory System Signal Integrity Issues, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 148-153;
127. **Paul Svasta**, Iaroslav-Andrei Hapenciuc, Data Acquisition System for Process Control in Dangerous Environments, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 170-172;
128. **Paul Svasta**, Mihai Vasiliu, Alexandru Romanescu, Ciprian Ionescu, Alena Pietrikova, Minimising Planar Inductor Losses under Non-sinusoidal Waveforms, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 173-177;
129. Alexandru Vasile, Liviu Nastase, **Paul Svasta**, Over Voltage Protection Methods in Automotive Electronic Circuits, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 198-202;
130. **Paul Svasta**, Iaroslav-Andrei Hapenciuc, Inertial Navigation Module for Dead Reckoning, International Symposium for Design Technology and Electronics Packaging, 12th Edition, Iași, Romania, ISBN 978-973-8961-23-4, pp. 244-246;
131. Andrei Drumea, **Paul Svasta**, Universal Electronic Module for Industrial Control Based on System on Chip Device, The 30th International Spring Seminar on Electronics Technology – Emerging Technologies for Electronics Packaging, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp. 513-516;

132. Marius Rangu, **Paul Svasta**, A Statistically-Enhanced Analytical Method for PCB Traces Impedance Extraction, The 30th International Spring Seminar on Electronics Technology – Emerging Technologies for Electronics Packaging, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp. 535-540;
133. D. Bonfert, H. Wolf, H. Gieser, **P. Svasta**, A. Romanescu, E. Cazacu, Transmission Line Pulse Stress on Thick Film Resistors, The 30th International Spring Seminar on Electronics Technology – Emerging Technologies for Electronics Packaging, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp. 70-75;
134. Ciprian Ionescu, Mircea Gavan, Alexandru Vasile, **Paul Svasta**, Analysis of a tube heater for infusion pump applications, The 30th International Spring Seminar on Electronics Technology – Emerging Technologies for Electronics Packaging, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp. 456-461;
135. **Paul Svasta**, Iaroslav-Andrei Hapenciu, Inertial Bridge with Electronic Compass for Auto Pilots, The 16th European Microelectronics and Packaging Conference & Exhibition, EMPC 2007, June 17-20, 2007, Oulu, Finland, pp. 220-223;
136. I. Plotog, **P. Svasta**, T.C. Cucu, Low-Silver SAC Alloy as an Alternative to SAC Alloys, The 5th Conference "NEW RESEARCH TRENDS IN MATERIAL SCIENCE", ARM-5, PROCEEDINGS, Volume III, pp. 848-851;
137. Andrei Drumea, **Paul Svasta**, System on Chip Based Electronic Module for Control of Mechatronic Systems, The 13th International Symposium for Design and Technology of Electronic Packages, SIITME 2007, 20-23 September 2007, Baia Mare, pp. 76-79;
138. Marius RANGU, **Paul SVASTA**, Effects of Board Level Impedance Tolerances on Signal Propagation, The 13th International Symposium for Design and Technology of Electronic Packages, SIITME 2007, 20-23 September 2007, Baia Mare, pp. 255-260;
139. **Paul Svasta**, Stefan Oniga, Claudiu Lungu, 3D Vision Using Stereo-optical Digital System For Automatic Navigation, The 13th International Symposium for Design and Technology of

Electronic Packages, SIITME 2007, 20-23 September 2007, Baia Mare, pp. 268-272;

140. **Paul Svasta**, Alexandru Romanescu, Alena Pietriková, Mihai Vasiliu, A New Approach for Planar Inductor Modeling and Design, XXXI International Conference of IMAPS Poland Chapter, Rzeszów - Krasieczyn, 23 - 26 September 2007, pp. 133-134;
141. E. Pavel, **P.Svasta**, V. Vulpe and M. Davidescu, Signals Analysis of the Modulated Fluorescence Emission, XXXI International Conference of IMAPS Poland Chapter, Rzeszów - Krasieczyn, 23 - 26 September 2007, pp. 551-554;
142. D. Bonfert, H. Wolf, H. Gieser, G. Klink, D. Hemmetzberge, **P. Svasta**, High Current Pulse Stress on Flexible Thick Film Resistors, IMAPS-Konferenz 2007, München, Germany, October 8-9, 2007, pp. 1-6;
143. D. Bonfert, H. Wolf, H. Gieser, G. Klink, K. Bock, **P. Svasta**, C. Ionescu, Pulsed Stress Behavior of Flexible Thick Film Resistors, The 31st International Spring Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 45-50, ISBN 978-963-06-4915-5;
144. E. Pavel, **P. Svasta**, M. Davidescu, V. Vulpe, V. Cocoru, Synchronous Detection of Fluorescence Emission, The 31st International Spring Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 183-185, ISBN 978-963-06-4915-5;
145. A. Drumea, **P. Svasta**, I. Ilie, Electronic Module Based on System on Chip Device for Hydraulic Axis Control, The 31st International Spring Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 300-304, ISBN 978-963-06-4915-5;
146. A. Drumea, **P. Svasta**, Universal Development Board for Education in Embedded Systems, The 31st International Spring Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 584-587, ISBN 978-963-06-4915-5;
147. M. Rangu and **P. Svasta**, A New Method for Via Capacitance Control for High Speed PCB Design, The 31st International Spring Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 630-635, ISBN 978-963-06-4915-5;
148. M. Rangu and **P. Svasta**, Developing a Via-Prototype Library for Capacitance Estimation, The 31st International Spring

- Seminar on Electronics Technology, 7-11 May, 2008, Budapest, pp. 636-640, ISBN 978-963-06-4915-5;
- 149. Paul Mugur Svasta**, Iaroslav-Andrei Hapenciu, Automatic Navigation for Robots (abstract only);
- 150.** Norocel Codreanu, Ciprian Ionescu, **Paul Svasta**, Ioan Plotog, Accurate 3D modelling and simulation of advanced packages and vertical stacked dice, The 2nd Electronics System - Integration Technology Conference, 1-4 September 2008, Greenwich, London, UK, ISBN 978-1-4244-2813-7, pp. 857-862;
- 151. Paul Svasta**, Iaroslav-Andrei Hapenciu, Numerical processing of stereo optical images for autonomous navigation, The 2nd Electronics System - Integration Technology Conference, 1-4 September 2008, Greenwich, London, UK, ISBN 978-1-4244-2813-7, pp. 639-643;
- 152.**
- 153. Paul Mugur Svasta**, Iaroslav-Andrei Hapenciu, Automatic Navigation for Robots, SIITME 2008 - International Symposium for Design and Technology of Electronic Packages, 14th Edition, Brasov, Romania, ISSN 1843-5122, pp. 94-100;
- 154.** Ciprian Ionescu, Detlef Bonfert, **Paul Svasta**, Electrical Characterization of Electroluminescent Structures, SIITME 2008 - International Symposium for Design and Technology of Electronic Packages, 14th Edition, Brasov, Romania, ISSN 1843-5122, pp. 193-197;
- 155. P. M. Svasta**, I. Plotog, T. Cucu, and A. Marin, 4 P Soldering Model for Solder Joints Quality Assessment, The 32nd International Spring Seminar on Electronics Technology - "Hetero System Integration, the path to New Solutions in the Modern Electronics", 13-17 May, 2009, Brno, Czech Republic, Abstracts Proceedings, ISBN: 978-1-4244-4260-7, pp. 56-57;
- 156. P. M. Svasta**, I. Plotog, G. Varzaru, and A. Marin, PCBs with Different Material Core Assembling Quality Analysis Based on 4 P Soldering Model, The 32nd International Spring Seminar on Electronics Technology - "Hetero System Integration, the path to New Solutions in the Modern Electronics", 13-17 May, 2009, Brno, Czech Republic, Abstracts Proceedings, ISBN: 978-1-4244-4260-7, pp. 128-129;

157. **P. M. Svasta**, I. Plotog, T. Cucu, and A. Marin, Solder Paste Shelf Life Extending Approach for Prototyping and Small Series Activities, The 32nd International Spring Seminar on Electronics Technology - "Hetero System Integration, the path to New Solutions in the Modern Electronics", 13-17 May, 2009, Brno, Czech Republic, Abstracts Proceedings, ISBN: 978-1-4244-4260-7, pp. 130-131;
158. **P. M. Svasta**, and I-A. Hapenciu, Autonomous Multi-Sensor Platform with Stereo Vision, The 32nd International Spring Seminar on Electronics Technology - "Hetero System Integration, the path to New Solutions in the Modern Electronics", 13-17 May, 2009, Brno, Czech Republic, Abstracts Proceedings, ISBN: 978-1-4244-4260-7, pp. 140-141;
159. **Paul Svasta**, Zsolt Illyefalvi-Vitéz, Alena Pietrikova, Norocel Codreanu, Olivér Krammer – ELECT2EAT- A MULTILINGUAL E-LEARNING TRAINING PROGRAM, National Conference for Technological Education and Educational Technologies (Conferința Națională de Educație Tehnologică și Tehnologii Educaționale CNETTE 2009), Cluj Napoca, Romania, 4-5 June 2009, pp. 603-608;
160. **P. Svasta**, C. Ionescu, N.D. Codreanu, D. Bonfert, Investigation of Solder Joints by Thermographical Analysis, The 17th European Microelectronics and Packaging Conference & Exhibition, EMPC2009, June 15th - 18th, 2009, Rimini, Italy;
161. Iaroslav-Andrei Hapenciu, **Paul Mugur Svasta**, Stereo vision for terrain investigation, SIITME2009 – 15th International Symposium for Design and Technology of Electronics Packages, Gyula, Hungary, 17-20 September 2009, pp. 143-148, IEEE Catalog Number: CFP0907I-CDR, ISBN: 978-1-4244-5133-3, Library of Congress: 2009933805;
162. Ciprian Ionescu, **Paul Svasta**, Camelia Bala, Lucian Rotariu, Electrochemical Sensor with Polymer Thick Film Printed Electrodes, SIITME2009 – 15th International Symposium for Design and Technology of Electronics Packages, Gyula, Hungary, 17-20 September 2009, pp. 295-300, IEEE Catalog Number: CFP0907I-CDR, ISBN: 978-1-4244-5133-3, Library of Congress: 2009933805;

163. R. Bunea, I. Plotog, **P. Svasta**, A. Pietriková, and J. Ďurišin, “Infrared Analysis of Temperature Distribution on the Surface of a Populated PCB”, The 33rd International Spring Seminar on Electronics Technology – ISSE2010,;
164. Cristina Marghescu, Ciprian Ionescu, **Paul Svasta**, Marina Santo Zarnik, Darko Belavič , „FE Modelling of Capacitive Pressure Sensors Realized in LTCC Technology”, The 33rd International Spring Seminar on Electronics Technology - ISSE 2010, Abstract Proceedings, Warsaw, Poland, 12-16 May 2010;
165. Radu Bunea, **Paul Svasta** and Norocel-Dragos Codreanu, “Modeling of Heat Dissipation in SMD Chip Components”, The 16th International Symposium for Design and Technology of Electronics Packages – SIITME 2010, 23-26 September 2010, Pitești, Romania;
166. I. Plotog, T. Cucu, B. Mihailescu, G. Varzaru, **P. Svasta**, R. Bunea, I. Busu, “Multicriterial Approach Correlation of the Solder Joints Functional Tests Results “, International Symposium on Electronics and Telecommunications, ISETC2010, 11-12 November 2010, Timisoara, Romania;
167. Alexandru Vasile, Andrei Drumea, **Paul Svasta**, Andreea Brodeala, Ciprian Ionescu, Cristina Marghescu, „Modern devices for electric charge accumulation and their specific application”, HERVEX 2010.
168. Radu Bunea, **Paul Svasta** and Norocel-Dragos Codreanu, “Modeling of Heat Dissipation in SMD Chip Components”, 34th International Spring Seminar on Electronics Technology, ISSE 2011 - HIGH TATRAS, SLOVAKIA, May 11-15, 2011, pg. E09
169. Ciprian Ionescu, Norocel Codreanu, **Paul Svasta**, “Performance Evaluation of a Thermoelectric Cooler using Finite Element Analysis”, 34th International Spring Seminar on Electronics Technology, ISSE 2011 - HIGH TATRAS, SLOVAKIA, May 11-15, 2011, pg. E20
170. Catalin Negrea, Marius Rangu, and **Paul Svasta**, “SPICE Modeling of Thermal Behavior for Passive Components“, 34th International Spring Seminar on Electronics Technology, ISSE 2011 - HIGH TATRAS, SLOVAKIA, May 11-15, 2011, pg. E31

- 171.** Andrei Drumea and **Paul Svasta**, “Modelling and Simulation of Sensors for Position Control for Hydraulic Mechatronic Systems”, 34th International Spring Seminar on Electronics Technology, ISSE 2011 - HIGH TATRAS, SLOVAKIA, May 11-15, 2011, pg. I15
- 172.** Andreea Bonea, Ileana Rău, Alexandrina Țane, Andreea Brodeală, **Paul Svasta**, ORGANIC CAPACITIVE STRUCTURES USING BIOPOLYMERS, **2011 IEEE** 17th International Symposium for Design and Technology of Electronics Packages (**SIITME**), 20-23 Oct 2011, Timișoara, Romania, IEEE Catalog Number: CFP1107I-USB, ISBN: 978-1-4577-1275-3, ©2011 IEEE, pp 85-88
- 173.** Catalin Negrea, **Paul Svasta**, MODELING OF THERMAL VIA HEAT TRANSFER PERFORMANCE FOR POWER ELECTRONICS COOLING, **2011 IEEE** 17th International Symposium for Design and Technology of Electronics Packages (**SIITME**), 20-23 Oct 2011, Timișoara, Romania, IEEE Catalog Number: CFP1107I-USB, ISBN: 978-1-4577-1275-3, ©2011 IEEE, pp 107-110
- 174.** Andreea Brodeală, Alexandru Vasile, **Paul Svasta**, Bogdan Mihailescu, STORAGE AND USAGE SYSTEM OF ELECTROSTATIC ENERGY WITH EDCL, **2011 IEEE** 17th International Symposium for Design and Technology of Electronics Packages (**SIITME**), 20-23 Oct 2011, Timișoara, Romania, IEEE Catalog Number: CFP1107I-USB, ISBN: 978-1-4577-1275-3, ©2011 IEEE, pp 141-144
- 175.** **P. Svasta**, N.D. Codreanu, Requirements of Industry for the Education of Printed Circuit Board Designers, 20 FED Konferenz, “Elektronik-Design-Leiterplatten-Baugruppen 2012”, Dresden 20-22 sept. 2012, pp 155-164
- 176.** D. Bonfert, N. Codreanu, **P. Svasta**, C. Ionescu, Optimization of a Heater Geometry for Flexible Gas Sensor Applications, 36th International Spring Seminar on Electronics Technology - ISSE 2013: Automotive Electronics, May 8 – 12, 2013, Alba Iulia, Romania
- 177.** M. Pantazica, C. Marghescu, C. Tamas, H. Wohlrabe, K. Wolter, **P. Svasta**, Evaluation of the Effects of the Layout Design on the Quality of SMT Boards, 36th

International Spring Seminar on Electronics Technology - ISSE
2013: Automotive Electronics, May 8 – 12, 2013, Alba Iulia,
Romania

LISTA TRATATELOR, MONOGRAFIILOR, MANUALELOR PUBLICATE

- 1. Svasta P.** et al., Passive electronic components and circuits (Componente si circuite passive), UPB 1998, application selection, coordination and pp. 3-21, 89-108;
- 2. Svasta P.** et al., Elements of computer aided design of electronic modules (Elemente de proiectare asistata de calculator a modulelor electronice), UPB 1998, coordination 5-11, 160-165;
- 3. Svasta P.** et al. Computer aided design of electronic modules (Proiectarea asistata de calculator a modulelor electronice), editor and coordination, "Tehnica" Publishing House 1998;
- 4. Svasta P., I. Cristea,** Interconnection technologies through surface mount technologies (SMT) of electronic components (Tehnologiile de interconectare prin montarea pe suprafata (SMT) a componentelor electronice), UPB, ISBN 973-0-00888-4;
- 5. Svasta P., Golumbeanu V.,** Passive electronic components and circuits - Resistors (Componente și circuite pasive – Rezistoare), UPB 2000;
- 6. Svasta P., Golumbeanu V. et al.,** Up-to-date passive electronic components packaging (Noutăți în packagingul componentelor electronice passive), "Politehnica Press" Publishing House - Bucharest, 2001, ISBN 973-85237-2-9;
- 7. Svasta P., Golumbeanu V. et al.,** Elements of electronic module packaging (Elemente de packaging al modulelor electronice), PrinTech Publishing House – Bucharest, ISBN 973-652-622-4;
- 8. Svasta P., Golumbeanu V., Ionescu C., Fleșchiu A., Moraru D., Codreanu N. D., Leonescu D.,** *Passive electronic components – applications ("Componente electronice pasive - probleme")*, Cavallioti Publishing House -Bucharest, 2004, 208 pages;

9. **Svasta P.**, Golumbeanu V., Ionescu C., Vasile A., *Passive electronic components – Resistors* (“*Componente electronice pasive - Rezistoare*”), Cavallioti Publishing House -Bucharest, 2005, 327 pages, ISBN 973-9463-93-2;
10. **Svasta P.**, Golumbeanu V., Ionescu C., Fleșchiu A., Moraru D., Codreanu N. D., Leonescu D., *Passive electronic components – applications* (“*Componente electronice pasive - probleme*”), Cavallioti Publishing House -Bucharest, 2007, 208 pages, ISBN 973-9463-74-6;
11. **Svasta P.**, Golumbeanu V., Ionescu C., Vasile A., *Passive electronic components – Resistors – Properties, Structure, Technology, Applications* (“*Componente electronice pasive – Rezistoare - Proprietăți, Construcție, Tehnologie, Aplicații*”), Cavallioti Publishing House -Bucharest, 2007, 337 pages, ISBN 978-973-7622-39-6.
12. **P Svasta**, A Vasile, C Ionescu, V Golumbeanu, *Componente electronice pasive - Condensatoare*, Ed Cavallioti, 256 pages, ISBN 978-606-551-003-6

LISTA BREVETELOR DE INVENȚIE

1. SVASTA P, NICOLESCU I, DRAGOMIRESCU M, SOFRON E, STAICULESCU S, SCHIOPU P, DRAGOMIRESCU O, COLUMBEANU V, „*Automatic monitor of electric power points - has programmed individual supply and fault detector circuits, microcomputer and real time analyser*”, Patent Number(s): RO104660-A, International Patent Classification: G07C-003/02

Patent Details:

Patent Number	Publ. Date	Main IPC	Week	Page Count	Language
RO104660-A	30 Aug 1995	G07C-003/02	199617	Page: 1	

2. Vasile Cătuneanu, Vasile Corlățeanu, Marin Drăgulinescu, Marieta Dragomirescu, Ioan Nicolescu, **Paul Svasta**, Ovidiu C.

Dragomirescu, „*System for information transmission in sports competitions*”, patent no. 73337/11.06.1979

3. Vasile Cătuneanu, Vasile Corlăţeanu, Marin Drăgulinescu, Ovidiu C. Dragomirescu, Marieta Dragomirescu, **Paul Svasta**, Ioan Nicolescu, „*Display box with thyristor memory*”, patent no. 77479/29.05.1981

CONTRACTE DE CERCETARE ŞTIINŢIFICĂ

Programul/Proiectul	Funcția	Perioada:	
“ <i>Mediu tehnologic destinat automatizării proiectării electronice</i> ”, contract de cercetare UPB-MCT, nr. 572B/15B	Director de proiect	1994	1997
“ <i>Bază de cercetare cu utilizatori multipli BCUM</i> ”, cod CNCSU 42	Director de proiect	1996	2000
“ <i>Establishment of Low Cost Mulchip Modules in Benefit of European Industry</i> ”, contract de cercetare INCO- COPERNICUS, (UPB-UE) nr. PL 964343	Responsabil de proiect - Partener	1996	1999
“ <i>Crearea de biblioteci-baze de date destinate proiectării asistate de calculator</i> ”, contract de cercetare UPB-MCT, nr. 836/B18	Director de proiect	1997	
“ <i>Dezvoltare segment de proiectare asistată pentru module multicip (MCM)</i> ”, contract de cercetare UPB-MCT, nr. 836/B32	Director de proiect	1997	1998
“ <i>Educație inovatoare în colegii privind tehnologiile de interconectare prin montarea pe suprafață (SMT) a componentelor electronice</i> ”, cod CNFIS 65	Director de proiect	1997	2000
“ <i>Cercetări complexe asupra funcționării și realizării cu costuri reduse a modulelor electronice</i> ”	Director de proiect	1998	2000

<Institut virtual> suport pentru întreprinderile mici și mijlocii (IMM-uri) - VIREPI”, Cod CNCSIS 23			
“Integrarea proiectării intradisciplinare în mediul CAD din electronică” cod CNCSU 77	Director de proiect	1998	1999
BCUM – Compatibilitatea electromagnetică a modulelor electronice. Program TICEM, Program Major	Director de proiect	1998	2002
Tehnologii ecologice alternative de contactare a componentelor SMD	Director de proiect	1998	2002
Modelarea, simularea și experimentarea structurilor resistive pe substrat alternativ PCB/MCM	Director de proiect	2000	
Program PHARE RO 9602 TTQM: KNOW-HOW TRANSFER FOR POWER SUPPLY MODULES	Partener	2000	2002
Aplicarea metodelor și tehnicilor noi de modelare și simulare a sistemelor electrohidraulice de reglare a presiunii în vederea testării virtuale	Director de proiect	2001	2003
Cercetări privind managementul termic în domeniul packagingului electronic	Director de proiect	2001	2003
CERCETĂRI PRIVIND TRANSFERUL TERMIC LA CONECTAREA COMPONENTELOR SMD PRIN RETOPIRE	Director de proiect	2001	
Contract RELANSIN CENTRU DE EXCELENȚĂ: CENTRUL DE ELECTRONICĂ TEHNOLOGICĂ ȘI TEHNICI DE INTERCONECTARE Nr. 1333/2001	Director de proiect, apoi membru în echipă	2001	2004

Contract RELANSIN PROGRAM DE DISEMINARE A CUNOȘTIȚELOR ȘI REZULTATELOR CERCETĂRII ÎN INGINERIA PACKAGINGULUI ELECTRONIC Nr. 1060/2001	Director de proiect, apoi membru în echipă	2001	
Program Cadru 5: IST Programme (EASIT) – 1999/10712 ENHANCED ACCES TO SYSTEM INTEGRATION TECHNOLOGIES	Partener	2001	2002
Proiect pilot dispeceerat pentru monitorizare/ supraveghere/ comunicații destinat vehiculelor pentru transportul urban de persoane 1C03/AMTRANS	Director de proiect	2001	2003
Programul CALIST: “DEZVOLTAREA, IMPLEMENTAREA SI CERTIFICAREA SISTEMULUI DE MANAGEMENT AL CALITATII CONFORM CU STANDARDUL SR EN ISO 9001:2001IN CENTRE DE CERCETARE DIN MEDIUL UNIVERSITAR TEHNIC”, contract de finantare nr. 4402 din data de 31.07.2003	Director de proiect	2003	
Programul Societatea Informațională – INFOSOC C4, cu titlul “Mediu tehnologic integrat destinat dezvoltării de module electronice performante pentru comunicații și lucru colaborativ în societatea informațională”, Contract de finanțare nr. 102/17.09.2003	Director de proiect	2003	2005

Proiect bilateral ROMANIA-SLOVENIA „Aspecte electromagnetice, electromecanice și termice în realizarea subsistemelor electronice hibride” contractului nr. 102 din 17.09.2003	Responsabil de proiect	2003	
Proiect bilateral ROMANIA-UNGARIA "Modelarea, Simularea și Testarea Modulelor Electronice"	Responsabil de proiect	2003	
Proiect de Ofertă MicroElectronică Tehnologică în Universitate – PROMETEU, proiect INFRATECH, contr. nr. 14/08.11.2004	Director de proiect	2004	2005
CEEX - CERCETARI PRIVIND INOVAREA SI OPTIMIZAREA ECHIPAMENTELOR SI SISTEMELOR HIDRAULICE UTILIZAND CONCEPTE MECATRONICE, MODELAREA MATEMATICA SI SIMULAREA NUMERICA IN SCOPUL CRESTERII PERFORMANTELOR	Partener	2005	2007
CEEX - Cercetări privind elaborarea unor tehnologii mecatronice integrate pentru măsurători complexe de parametrii ai proceselor de producție, destinate utilajelor hidropneumatice	Partener	2005	2007
CEEX - CREAREA UNEI STRUCTURI DE DISEMINARE A CERCETARII ROMANESTI IN DOMENIUL HIDRAULIC PNEUMATIC MECATRONIC MASINILOR AGRICOLE PENTRU CRESTEREA VIZIBILITATII SI INTEGRARII ACESTUIA IN UNIUNEA EUROPEANA	Responsabil de proiect - Partener	2005	2007

„Sistem multimedia Remix Games Board”	Responsabil de proiect	2006	
IN-TECH TRANSFER: Integrarea resurselor din institute de cercetare si universitati intr-o retea moderna bazata pe TIC, cu scopul sprijinirii inovarii, transferului tehnologic si accesarii Programului "Competitivitate si Inovare", strategia Lisabona 2007-2013, CEEEX	Membru în echipa - CO	2006	2008
RETEA STIINTIFICA SI PLATFORMA TEHNOLOGICA ECOLOGICA PENTRU PACKAGINGUL ELECTRONIC - RESPLATEPE, CEEEX, AMTRANS	Responsabil de proiect - Partener	2006	2008
ELECT2EAT – E-Learning Education and Continuing Training to Electronics Assembling Technology - Lifelong Learning Programme 2007-2013 Leonardo da Vinci	Responsabil de proiect - Partener	2007	2013
Model si program informatic pentru determinarea gradului de inovare a IMM-urilor - INNOINDEX	Membru în echipa	2007	2010
Radiometre Miniaturale Neutronice/Gamma cu Corp Solid destinate Radioprotectiei, Monitorizarii Mediului si Combaterii Traficului de Substante Radioactive” (RMNGCS)	Membru în echipa	2007	2010
Sistem bioanalitic pentru detectia reziduurilor pesticidelor din matrici complexe de alimente SCREENFOOD	Membru în echipa	2007	2010
Sistem modular de sensori optoelectronici pentru achizitie, transmitere si prelucrare a imaginilor in domeniul vizibil si IR - OPTELLA	Membru în echipa	2007	2010

Proiect bilateral ROMANIA-SLOVENIA , Dezvoltarea de senzori si traductoare de presiune avansate	Responsabil de proiect	2008	2009
Proiect bilateral ROMANIA-UNGARIA , Investigarea micromodulelor electronice conforme „ROHS” bazate pe metode de eficiență energetică,	Responsabil de proiect	2008	2009
Advanced Solder Materials for High Temperature Application (HISOLD)	Responsabil de proiect	2009	2011
e-Training Microsystems Technologies – mSysTech, Lifelong Learning Programme - Leonardo da Vinci	Membru în echipa - CO	2009	2010
Promovarea culturii antreprenoriale adaptabilitate dinamism, initiativa in industria electronica, FONDUL SOCIAL EUROPEAN - Programul Operațional Sectorial pentru Dezvoltarea Resurselor Umane 2007 – 2013	Manager proiect	2009	2011
NoE FlexNet - Network of Excellence for building up Knowledge for improved Systems Integration for Flexible Organic and Large Area Electronics (FOLAE) and its exploitation	Responsabil de proiect	2010	2012

ALTE MENȚIUNI PRIVIND ACTIVITATEA
- Prof. Dr. ing. PAUL MUGUR SVASTA

Membru in comitetele:

- de organizare a Seminarului International Spring Seminar on Electronic Technology Dresda, Budapesta, Wroclaw, Sofia, Viena, București, Praga, Bratislava ISSE-membru al Comitetului Director;
- de organizare a conferinței internaționale SIITME (www.siiitme.ro) –copreședinte și fondator
- European Liason Committee al IMAPS Europe
- de organizare a Simpozionului Internațional Microelectronics Technology and Microsystems MTM, Polonia, Ucraina, Slovacia, Germania Romania membru in Comitetul stiintific (1998-2002);
- de organizare a Conferinței Internationale Electronic System integration Technology Conference, Presedintele Subcomitetului de Componente pasive ;
- de redacție a revistei Acta Tehnica Napocensis Electronics andTelecommunications;
- științific al Institutului de cercetări pentru hidraulică și pneumatică.

Membru al asociatiilor profesionale:

- IEEE - senior member(2006)
- IEEE-CPMT Student Branch Chapter - Advisor
- CPMT – RO –HU Joint Chapter – Junior past Chair
- IEEE - Educational Society, member
- IMAPS -secțiunea germană, member
- IEEE – EMC Romanian Chapter
- IMAPS USA, member
- IPC - member
- AFCEA – member, presedintele sectiunii de electronica
- International Microelectronics and Packaging Society SUA, membru fondator

Membru al:

- Membru fondator și Președinte al Asociației pentru Promovarea Tehnologiei Electronice, APTE
- Membru în Consiliul Științific al Centrului Național de Tehnologia Informației
- Membru al Societății Române pentru Inginerie Concurrentă
- Membru al Asociației pentru Compatibilitate Electromagnetică din România, ACER, 2001
- Membru al Asociației Naționale pentru Criptografie, 1998
- Membru fondator și vicepreședinte al Societății SOFDAAD 1994
- Vicepreședinte al Asociației Române pentru Industrie Electronică și Software- ARIES

Distincții

- Diploma de Centru de Excelență acordată de către Ministerul Educației și Cercetării, 2001
- Premiul AGIR pe 1998 pentru lucrarea “Proiectarea asistată de calculator a modulelor electronice”, editor și coordonator, Editura Tehnica 1998
- IEEE-CPMT Society, 2003 Best Student Branch Chapter of the Year Award, Paul Svasta, Advisor,
- Certificate of Achievement acordat în ianuarie 2004 de IEEE Secțiunea Romania
- Ordinul Național „Serviciu Credincios” în grad de ofițer. 2000
- Autorizarea în martie 2004, în cadrul UPB-CETTI, a Incubatorului Tehnologic și de Afaceri: CETTI-ITA ca entitate în structura ReNITT (Rețeaua Națională de Inovare și Transfer Tehnologic
- Diploma de Excelență acordată de ARIES pentru promovarea studenților și implicarea lor în activități de cercetare-dezvoltare, 2004
- **24 februarie 2012 – Doctor Honoris Causa al Universității Tehnice din Cluj Napoca**

Facultatea de Electronică, Comunicații și Calculatoare a
Universității din Pitești
Prof. univ. dr. ing. Ioan LIȚĂ

LAUDATIO

În onorea Profesorului universitar doctor Paul Mugur SVASTA

Domnule Președinte al Senatului
Domnule Rector
Domnule Profesor,
Doamnelor și domnilor membri ai Senatului,
Distinși colegi,
Onorat auditoriu

Este o mare onoare pentru mine să scriu acest laudatio pentru profesorul Paul Svasta, unul dintre initiatorii specialitatii de electronica in cadrul învățământului universitar de la Pitești. De asemenea, este o deosebită plăcere să prezint, în cadrul acestei ceremonii, unele aspecte privind opera științifică, activitatea profesională și personalitatea distinsului Prof.dr.ing. Paul Mugur Svasta, profesor în Departamentul de Tehnologie Electronică și Fiabilitate de la Universitatea POLITEHNICA din București și director al Centrului de Electronică Tehnologică și Tehnici de Interconectare (CETTI), din cadrul aceleiași universități căruia, în ședința din 08.07.2013, Senatul Universității din Pitești a hotărât, în unanimitate, să îi acorde titlul academic de Doctor Honoris Causa.

L-am întâlnit pentru prima dată pe profesorul Svasta în anul 1978, când eram student, la Institutul POLITEHNIC București - așa cum se numea atunci - unde ne preda cursul de Tehnologie electronica. Traiectoriile noastre s-au intersectat din nou când l-am reîntâlnit la Universitatea din Pitești odata cu organizarea și desfășurarea învățământului la specialitatea de electronica din universitatea noastră și am încercat să-mi alinez și eu traiectoria conform coordonatelor traiectoriei domniei sale. Acesta este motivul

pentru care încerc acum și aici să prezint dimensiunea și complexitatea personalității domnului profesor punând în evidență admirabila și dinamica sa activitate.

Profesorul Paul Svasta s-a născut în vremurile tulburi ale războiului (1942) la Budapesta, locuind ulterior cu familia în diferitele părți ale Banatului și Transilvaniei ceea ce i-a adus un aport deosebit la dimensiunea deschiderii spre climatul multicultural și multiethnic. A urmat liceul militar "Mihai Viteazu" din Galați, Școala Militară Superioară de ofițeri Sibiu (Transmisiuni) și a finalizat studiile universitare la Universitatea Politehnică București în anul 1968 ca inginer electronist, rămânând cadru didactic la catedra de Tehnologie electronică și fiabilitate sub coordonarea regretatului profesor Vasile Catuneanu, și el Doctor Honoris Causa al Universității din Pitești. În anul 1981 obține titlul de doctor inginer.

În continuare voi puncta numai, fără a intra în detalii, câteva aspecte ale personalității profesorului Svasta:

În domeniul cercetării a pornit o ofensivă în electronica românească privind promovarea la nivel academic a problematicilor complexe privind packagingul electronic. A înființat Centrul de Electronică Tehnologică și Tehnici de Interconectare – CETTI prin intermediul caruia a putut susține “pe viu” atât partea de concepere a unui produs electronic, axându-se pe aspect de CAE, CAD, CAM cât și cea care permite realizarea respectivului produs folosindu-se tehnologii electronice în perfecta concordanță cu cele utilizate de firmele ce produc module electronice. O bună parte a preocupărilor sale au fost prezentate în publicații de specialitate. Constatăm astfel peste 300 de lucrări în reviste și în volumele unor conferințe, monografii pe teme tehnologice electronice și a componentelor pasive, peste 40 de contracte de cercetare naționale și internaționale și 3 brevete de invenție, activitate în care a implicat nu numai cadre didactice de specialitate, ci și studenți, viitorii specialiști în domeniu, precum și firme interesate în pregătirea viitorilor absolvenți în concordanță cu specificul obiectului lor de activitate. O manifestare științifică importantă inițiată și dezvoltată de CETTI sub conducerea profesorului Svasta este International Symposium for Design and Tehnology in Electronic Packaging – SIITME, cu lucrările indexate în IEEE Explore, unde sunt invitate și prezente personalități din lumea largă în domeniu. O caracteristică importantă

a activității profesorului Svasta a fost crearea de conexiuni profesionale, adică în plan didactic și de cercetare, gândind o bază a colaborărilor viitoare între entitățile cu activitate în domeniul educațional și de cercetare în electronică. Pot spune că profesorul Svasta a conceput și demarat constituirea unei rețele universitare naționale – EPETRUN (Electronic Packaging Education Training and Research University Network) la care sunt afiliate cadre didactice din București, Cluj-Napoca, Pitești, Iași, Timișoara, Suceava, Brașov, Galați, Sibiu, Baia-Mare, Alba-Iulia, Craiova. Astăzi, în țara noastră, putem discuta de existența, la nivel academic, a unei comunități alcătuită din colective ce practic aparțin întregului spectru universitar tehnic ce formează ingineri de profil electronic. Legăturile și colaborările concretizate și prin contracte de cercetare și proiecte bilaterale (RESPLATEPE, INCO-COPERNICUS, ELECT2EAT etc.) au fost inițiate de profesorul Svasta cu Universitatea Tehnologică și Economică din Budapesta, Universitatea Tehnică din Praga, Universitatea Tehnică din Dresda, Institutul Fraunhofer EMFT din München și Berlin, Universitatea Tehnică din Viena, etc. Pe linia aceasta a conexiunilor, observăm apartenența la unele asociații profesionale și inițierea constituirii unora dintre ele: ARIES- Asociația Română pentru Industrie Electronică și Software, APTE-Asociația pentru Promovarea Tehnologiei Electronice, Societatea Română pentru Inginerie Concurentă, Asociația Națională pentru Criptografie etc. De asemenea, este membru al asociațiilor profesionale internaționale: IEEE-CPMT Society, IMAPS-Microelectronic and Packaging Society și al IPC-Institut for Interconnecting and Packaging Electronic Circuits. Implicarea profesorului Svasta în inițierea concursului profesional studentesc, TIE- Tehnici de Interconectare în Electronică este o consecință, pe de o parte, a atragerii și implicării studenților în activități și deprinderi practice în electronică și pe de altă parte o legătură din cadrul rețelei universitare inițiate-EPETRUN. Printre altele, din afirmațiile unor persoane competente ce activează în industria electronică, TIE reprezintă un răspuns concret și valoros la solicitările formulate de industria de profil privind pregătirea viitorilor absolvenți.

Stimat auditoriu,

Recunoașterea națională și internațională a profesorului Svasta rezultă din mai multe aspecte cum ar fi: Înființarea și coordonarea Student Branch Chapter-ului IEEE – CPMT; Participarea sa în comitetele științifice și de organizare ale unor conferințe: ISSE – International Spring Seminar on Electronics, ESTC – Electronic Systemintergration Technology Conference etc.

Este Doctor Honoris Causa al Universității Tehnice din Cluj-Napoca. A infiintat in cadrul organizatiei AFCEA International AFCEA Chapter Bucharest fiind persoana din boardul organizatiei responsabila cu promovarea industriei electronice. Colaborările pe linie didactică și de cercetare ale departamentului de Electronică, Calculatoare și Inginerie Electrică din Pitesti cu profesorul Svasta, precum și inițiativa dansului, împreună cu profesorul Cătuneanu, privind inființarea unei secții de Electronică Aplicată la Universitatea din Pitești sunt fapte care ne îndreptățesc sa ne exprimam intreaga noastra gratitudine.

Suntem onorați și ne bucurăm că Senatul Universității din Pitești acordă acest titlu onorific de Doctor Honoris Causa Domnului Profesor univ.dr.ing. Paul Mugur Svasta ca semn de prețuire pentru valori.

Vivat, Crescat Floreat!
Pitești, 29 aprilie 2014.

Prof. univ. dr. ing Ioan LIȚĂ

LISTA

membrilor comisiei de specialitate care au recomandat acordarea
titlului academic

DOCTOR HONORIS CAUSA al UNIVERSITĂȚII DIN PITEȘTI

Domnului Profesor Universitar Doctor Inginer,
PAUL MUGUR SVASTA

1. Prof. univ. dr. ing. Ioan Lita, Universitatea din Pitești
2. Prof. univ. dr. ing. Dan Pitica, Universitatea Tehnică din Cluj-Napoca
3. Prof. univ. dr. ing. Vlad Cehan, Universitatea Tehnică "Gh.Asachi" din Iași
4. Prof. univ. dr. ing. Paul Șchiopu, Universitatea Politehnică din București
5. Ing. Alexandru Borcea, Președintele ARIES, România
6. Prof. univ. dr. ing. Nicu Bizon, Universitatea din Pitești
7. Prof. univ. dr. ing. Valentin Popa, Universitatea "Ștefan cel Mare" din Suceava
8. Prof. univ. dr. ing. Gheorghe Șerban, Universitatea din Pitești
9. Conf. univ. dr. ing. Carmen Gerigan, Universitatea Transilvania din Brașov
10. Prof. univ. dr. ing. Silviu Ioniță, Universitatea din Pitești
11. Prof. univ. dr. ing. Emilian Lefter, Universitatea din Pitești

	<p>Interviu la Conferința Internațională SIITME (International Symposium for Design and Technology in Electronic Packaging), Pitești, 2010</p>
	<p>Alături de Prof. Nihal Sinnadurai</p>
	<p>În prezidiul concursului profesional studentesc TIE (Tehnici de Interconectare în Electronică)</p>
	<p>Alături de câștigătorii concursului profesional studentesc TIE 2012</p>