

UNIVERSITATEA DIN PITEȘTI

FIȘĂ DE VERIFICARE A ÎNDEPLINIRII STANDARDELOR DE PREZENTARE LA CONCURS

Cf. MONITORUL OFICIAL AL ROMÂNIEI, PARTEA I, Nr. 890 bis/27.XII.2012

Anexa nr. 11 – Comisia Electronică, Telecomunicații și Nanotehnologie

Postul Conferențiar universitar, poziția 10, disciplinele Sisteme în timp real. Circuite reconfigurabile.

Facultatea de Electronică, Comunicații și Calculatoare

Departamentul de Electronică, Calculatoare și Inginerie Electrică

Candidat: ș.l. dr. ing. Laurențiu-Mihai Ionescu

a) Deținerea diplomei de doctor

Condiție	Îndeplinire condiție
Deținere diplomă de doctor	DA Diploma de Doctor nr. 12 din 05.02.2008 emisa de Universitatea din Pitesti, in baza ordinului Ministrului Educatiei, Cercetarii si Tineretului nr. 2398 din 15.10.2007 (data sustinerii tezei de doctorat: 29.05.2007).

b) Îndeplinirea standardelor minime naționale de prezentare la concurs specifice funcției didactice de conferențiar

REZUMAT PE PUNCTAJ

Criterii	Subcriterii	Total puncte	Total	Minimal Conf.
A1. Activitatea didactică și profesională	A1.1. Cărți	115	135	50
	A1.2. Manuale	20		
A2. Activitatea de cercetare	A2.1 Articole reviste cotate ISI	132.03	346.29	250
	A2.2 Articole reviste BDI	106.01		
	A2.3 Brevete de inventie	6.25		
	A2.4 Granturi/proiecte castigate prin competitie	102		
A3. Recunoașterea și impactul activității	A3.1 Citări în cărți, reviste	45.97	95.97	50
	A3.2 Prezentări în plenul unor manifestări științifice	20		
	A3.3 Membru colective redacție	10		
	A3.4 Premii în domeniu	20		
TOTAL	A= A1+A2+A3		577.26	350
FACTOR DE IMPACT CUMULAT			5.33	3

REZUMAT PE CATEGORI

Criterii	Subcriterii	Realizate	Minimal Conf.
A1. Activitatea didactică și profesională	A1.1. Cărți / capitole	5	2
	A1.2. Manuale	2	1
A2. Activitatea de cercetare	A2.1 Articole reviste indexate ISI	19	6
	A2.2 Articole reviste BDI	23	-
	A2.3 Brevete de inventie	1	-
	A2.4 Granturi – director/responsabil	1	1
A3. Recunoașterea și impactul activității	A3.1 Citări în cărți, reviste	35	10
	A3.2 Prezentări în plenul unor manifestări științifice	2	-
	A3.3 Membru colective redacție	1	-
	A3.4 Premii în domeniu	2	-

Anexa 1 Fisa de verificare criterii minime naționale

c) Îndeplinirea standardelor minime specifice funcției didactice de conferențiar universitar prevăzute de fiecare facultate/departament/institut de cercetare

Criterii	Realizate
1. Crearea si dezvoltarea unui	40

laborator didactic sau de cercetare	
2. Inițiative în cercetare științifică (granturi și contracte de cercetare eligibile depuse)	20
3. Inițiative în cercetare educatională (proiecte europene eligibile depuse și mobilități efectuate împreună cu studenții)	0
4. Organizarea și/sau co-organizarea unor acțiuni științifice studentesti sau academice cu impact și rezultate la nivel național și internațional	29
5. Voluntariat academic la nivel național și internațional.	97.75
TOTAL REALIZAT	186.75
MINIM CERUT	130

Anexa 2 Fisa de verificare criterii minime specifice facultății

Anexa 1 Fisa de verificare criterii minimale naționale

A1. Activitatea didactică și profesională

A.1.1. Cărți și capitole în cărți de specialitate în edituri recunoscute

A1.1.1 Internaționale:

Nume lucrare și autori	Justificare	Număr de puncte
Laurentiu Ionescu, Emil Sofron, Gheorghe Serban, Alin Mazare – “Evolved synthesis of digital circuit”, Encyclopedia of Artificial Intelligence, Edited by: Juan Rabunal, Alejandro Pazos Sierra, University of A Coruna, IGI Global, 2007, Spain, ISBN 978-1-59904-849-9	http://www.igi-global.com/chapter/evolved-synthesis-digital-circuits/10310	25
Laurentiu Ionescu, Alin Mazare, Gabriel Iana, Gheorghe Serban, Ionel Bostan, „Intrinsic Evolvable Hardware Structures”, Chapter 11 of book „Soft Computing: Methods for Practical Environment Solutions”, Ed. Marcos Gestal Pose & Daniel Rivero Cebrian, ISBN 978-1-61520-893-7, p. 160-186, IGI Global, 2010	http://www.igi-global.com/chapter/intrinsic-evolvable-hardware-structures/43151 + volumul in care a apărut capitolul	25
Laurentiu Ionescu, Alin Mazare, Gheorghe Serban, „Intrinsic Evolvable Hardware Used for Fault Tolerance Systems”, International Journal of Organizational and Collective Intelligence , IGI Global, Vol. 3, Issue 2, Article 2, (pp.43-80), 3(2), 43-80, April-June 2012, DOI: 10.4018/joci.2012040102, DOI: 10.4018/IJOCI, ISSN: 1947-9344, EISSN: 1947-9352	http://www.igi-global.com/article/intrinsic-evolvable-hardware-used-for-fault-tolerance-systems/93077 + volumul în care a apărut capitolul	25

A.1.1.2 Naționale

Nume lucrare și autori	Justificare	Număr de puncte
Laurențiu Ionescu, Alin Mazăre, Gheorghe Șerban, Gabriel Iana, Petre Anghelescu, „Aplicații cu sisteme în timp real”, Editura Matrix ROM, București, ISBN 978-973-755-611-0, 2010, 193 p.	http://www.librarie.net/p/168685/Aplicatii-sisteme-timp-real-Laurentiu-Ionescu-Petre-Anghelescu-Alin-Mazare + cartea propriu zisa	20
Gabriel Iana, Gheorghe Șerban, Laurențiu Ionescu, Petre Anghelescu, „Programarea cu limbaje de descriere hardware”, Ed. Matrix Rom, București, ISBN 978-973-755-562-5	http://www.matrixrom.ro/romanian/editura/domenii/cuprins.php?cuprins=LD10 + cartea propriu zisa	20

A.1.2.1 Material didactic / lucrări didactice

Nume lucrare și autori	Justificare	Număr de puncte
Laurențiu-Mihai Ionescu, Alin Mazăre, „Aplicații cu circuite reconfigurabile”, ISBN: 978-606-560-445-2, Ed. Universității din Pitești, 2015	Îndrumarul disponibil în laborator, Cartea	10
Alin-Gheorghita Mazare, Laurentiu-Mihai Ionescu , „Tehnici CAD – îndrumar de laborator”, ISBN: 978-606-560-444-5, Ed. Universității din Pitești, 2015	Îndrumarul disponibil în laborator, Cartea	10

Nume lucrare și autori	Justificare	Număr de puncte
------------------------	-------------	-----------------

A2. Activitatea de cercetare

A2.1. Articole în reviste cotate și în volumele unor manifestări științifice indexate ISI proceedings

Nume lucrare și autori	Justificare	Număr de puncte
Laurențiu Ionescu, Ionel Bostan, Valeriu Ionescu – “FPGA implementation of a Boolean neuronal network”, Proceeding of the International Semiconductors Conference CAS 2003, p.375-378, IEEE Romania Section, 2003	Web of Science	10
Emil Sofron, Gheorghe Șerban, Ionel Bostan, Laurențiu Ionescu, Valeriu Ionescu, Alin Mazare – “Neuron implementation using reconfigurable hardware”, 9 th International Conference on Optimisation of Electrical and Electronic Equipments, The Transilvania University, Brasov, pag. 189., ISBN 973-635-285-4, 2004	Web of Science	5
V. Ionescu, I. Bostan, L. Ionescu “Systemic design for integrated digital circuit structures”, CAS 2004 “ 2004 International Semiconductor Conference” Sinaia, ISBN 0-7803-8499-7; IEEE Catalog Number 04TH8748	Web of Science	10
Angheliescu, Petre; Sofron, Emil; Ionita, Silviu; L. Ionescu, „FPGA implementations of cellular automata for pseudo-random number generation”, 2006 International Semiconductor Conference, Vols 1, 2, pp. 371-374, ISBN:1-4244-0109-7, 2006	Web of Science	7.5
M. Chita, G. Serban, L. Ionescu, C. Ghita, A. Mazare, „Optoelectronic system with optical fibres sensor for ionic concentration measurement of ions from tampon solutions”,	Web of Science	6

Annals of DAAAM for 2009 & Proceedings of the 20th International DAAAM Symposium, Volume 20, No. 1, ISSN 1726-9679, ISBN 978-3-901509-70-4, Viena, Austria, 2009		
Anton C., Ionescu L., Tutanescu I., Mazare A., Serban G., "FPGA-Implemented CRC Algorithm", International Conference "Applied Electronics", Pilsen 9-10 September 2009, p. 25-30, ISSN 1803-7232, ISBN 978-80-7043-781-0, IEEE Catalog Number CFP0969A-PRT, University of West Bohemia, Pilsen, Czech Republic, 2009, p.25-29	Web of Science	6
Gabriel V Iana, Gheorghe Serban, Petre Anghelescu, Laurentiu Ionescu, "Optimization of Sigma-Delta Modulator Based on Artificial Immune Algorithms", 12th International Conference on Optimization of Electrical and Electronic Equipment Equipment (OPTIM 2010), 2010 12th International Conference on, pp. 1010-1015, IEEE, ISSN: 1842-0133, pp. 1010-1015, 2010	Web of Science	7.5
Gheorghe Serban, Constantin Anton, Ion Tutanescu, Laurentiu Ionescu, Alin Mazare, „An implementation of BCH codes in FPGA", Proceedings of International Conference of Applied Electronics, IEEE Catalog Number: CFP1069A-PRT, ISBN 978-80-7043-865-7, ISSN 1803-7232, Pilsen, 8-9 September, 2010, p.1-4	Web of Science	6
Serban G., Anton C., Ionescu L., Tutanescu I., Mazare A., "Implementation of a 64-bit hybrid SR-ARQ algorithm on FPGA", Proceeding of International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 337-340, Pilsen, 7-8 September 2011	Web of Science	6
Mazare A., Ionescu L., Serban G., Barbu V., "Evolvable Hardware with Boolean Functions Network Implementation", Proceeding of International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 255-260, Pilsen, 7-8 september 2011	Web of Science	7.5

Ionescu L., Mazare A., Serban G., Barbu V., Anton C., „FPGA implementation of an associative content addressable memory”, Proceeding of International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 181-184, Pilsen, 7-8 september 2011	Web of Science	6
G. Șerban, C. Anton, L. Ionescu, I. Tutănescu, A. Mazăre – “H-ARQ System for real time Error Detection and Correction based on Hardware Associative Memories”, International Conference on Applied Electronics AE'2012, 5-7 September, 2012, Pilzen, Czech Republic, lucrare publicata in Conference Proceedings ISSN 1803-7232	Web of Science	6
Ionescu, L., Anton, C., Tutănescu, I., Mazăre, A., Șerban, G., „Error correction and detection system based on Hopfield networks”, 2012 International Conference for Internet Technology and Secured Transactions, ICITST 2012, Article number 6470868, Pages 541-544, ISBN: 978-190832008-7	Web of Science	6
Gheorghe Șerban, Laurențiu Ionescu, Alin Mazăre, „The possibility of optimisation for power supply consumption using evolvable power regulator”, Revue Roumaine des Sciences Techniques, Serie Electrotechnique et Energetique, Tome 57, 2012, No 2, Avril-Juin, pp.222-231, ISSN: 0035-4066	Web of Science (F.I. 0.33)	10.53
Anton, C. ,Ionescu, L. , Tutanescu, I. , Mazare, A. , Serban, G., „Error detection and correction using LDPC in parallel Hopfield networks”, 4th International Symposium on Electrical and Electronics Engineering (ISEEE), 2013, 11-13 Oct. 2013, INSPEC Accession Number:13936656 , 10.1109/ISEEE.2013.6674380	Web of Science	6
Barbu V. ,Ionescu L. ,Mazare A. ,Serban G., „Evolvable Hardware	Web of Science	7.5

Used in Heliostatic Field Tracker System Control”, 2013 International Conference on Applied Electronics, Pilsen 10 – 12 September 2013, 29-33, ISSN 1803-7232 (Print) ISSN 1805-9597 (Online), ISBN 978-80-261-0166-6		
Misztal, A ; Butlewski, M ; Belu, N; Ionescu, LM, “Creating involvement of production workers by reliable technical maintenance”, 2014 International Conference On Production Research - Regional Conference Africa, Europe And The Middle East And 3rd International Conference on Quality and Innovation in Engineering and Management (Icpr-Aem 2014), pp. 322-327, ISBN:978-973-662-978-5, 2014	Web of Science	7.5
Anton Constantin, Ionescu Laurentiu, Tutanescu Ion, Mazare Alin, Serban Gheorghe, Oprea Adriana, „An Error Detection and Correction System based on Associative Memories”, 2012 20th Telecommunications Forum (TELFOR), ISBN: 978-1-4673-2984-2, p.568-571, Belgrade, Serbia, November, 20-22, 2012	Scopus, Google Scholar/Academic	5
Anton C., Ionescu L. Mazăre A., Tutănescu I., Serban G., „Errors correction with optimised Hopfield neural networks”, Telecommunications Forum (TELFOR), 2013 21st, 25-28 nov. 2013, ISBN 978-1-4799-1419-7 , pp. 393 - 396	Scopus, Google Scholar/Academic	6

A2.2. Articole publicate în reviste și în volumele unor manifestări științifice indexate în alte baze de date internaționale (BDI)

Nume lucrare și autori	Justificare	Număr de puncte
Nicu Bizon, Alin Mazare, Laurentiu Ionescu, Mihai Oproescu, Marian Raducu, „ Fuzzy control of the DC-DC converter used as power interface for a fuel cell”, The 13th International ICIT Conference Progress in Cryogenics and Isotopes Separation. Proceedings, 2007	Google Scholar/Academic	4
Laurentiu Ionescu, Alin Mazare, Gheorghe Serban, Ionel Bostan,	Google Scholar/Academic	5

Step down evolvable power regulator, University of Pitesti – Electronics and computers science, Scientific bulletin, No. 8, Vol.2, 2008, ISSN – 1453 – 1119, Pag 93-98, 2008		
C. Anton, L. Ionescu, I. Tutanescu, A. Mazare, G. Serban, „Detecting errors in digital communication with CRC codes implemented with FPGA”, The 4th International Conference for Internet Technology and Secured Transactions, ICITST-2009, ISBN 0-9546628-2-2, November 9-12, 2009, London, UK.p.1-6, 2009	Scopus, Google Scholar/Academic	4
Laurentiu-Mihai Ionescu, Constantin Anton, Ion Tutanescu, Alin Mazare, Gheorghe Serban, „Hardware Implementation of BCH ErrorCorrecting Codes on a FPGA”, International Journal of Intelligent Computing Research (IJICR), Volume 1, Issue 3, ISSN 2042 4655, September 2010, Infonomics Society, p. 148-153, 2010	Google Scholar/Academic	4
Ionita, Silviu; Mazare, Alin; Ionescu, Laurentiu; Anghelescu, Petre, „Indoor Broadcasting System for Personalized TV Emissions Addressed to Tele-Assisted Persons”, Telematic Applications, Volume # Part#, Digital Object Identifier (DOI), 10.3182/20101005-4-RO-2018.00063, Page Numbers:208-212, 2010	Google Scholar/Academic	5
L.M. Ionescu, A. G. Mazare, G. Serban, „VLSI implementation of an associative content addressable memory based on Hopfield network model”, Proceedings of International Semiconductor Conference CAS2010, 33’ edition, IEEE Catalog number: CFP10CAS-PRT, ISBN: 978-1-4244-5781-6; ISSN: 1545-827X, Vol. 1, Section IC&D, pp 499-502, Octomber 11-13 2010.	IEEE eXplore, Scopus, Google Scholar/Academic	6.67
L. Ionescu, C. Anton, I. Tutanescu, A. Mazare, G. Serban, „On a FPGA implementation of BCH Codes”, The 5-th International Conference for Internet Technology and Secured Transactions (ICITST-2010), ISBN 978-1-4244-8862-9, INSPEC Accession	Scopus, Google Scholar/Academic	4

Number: 11706545, November 8-11, 2010, London		
Laurentiu Ionescu, Constantin Anton, Ion Tutanescu, Alin Mazare, Gheorghe Serban, "Reed-Muller decoder with associative memories", 6 th International Conference on Internet Technology and Secured Transactions, pp. 274-277, ISBN 978-1-908320-00-1 IEEE, 11-24 december 2011, Abu Dhabi, United Arab Emirates, 2011	Scopus, Google Scholar/Academic	4
Constantin Anton, Laurentiu Mihai Ionescu, Ion Tutanescu, Alin Mazare, Gheorghe Serban, „Implementation and Analysis of an Error Detection and Correction System on FPGA”, International Journal of Intelligent Computing Research (IJICR), Volume 3, Issues 3/4, Sep/Dec 2012, ISSN 2042 4655	Google Scholar/Academic	4
I. Tutănescu, C. Anton, L. Ionescu, D. Caragață – “ Elliptic Curves Cryptosystems approaches”, International Conference on Information Society i-Society 2012, 25 - 28 June, 2012, London, U.K., published in Conference Proceedings ISBN 978-1-908320-05-6	Scopus, Google Scholar/Academic	5
C. Anton, L. Ionescu, I. Tutănescu, A. Mazăre, Gh. Șerban, – “Using Associative Memories in Coding Theory for Communication Channels”, World Congress on Internet Security WorldCIS-2012, 10 - 12 June 2012, University of Guelph, Ontario, Canada, published in Conference Proceedings ISBN 978-1-908320-04-9	Scopus, Google Scholar/Academic	4
Ion Tutănescu, Constantin Anton, Laurențiu Ionescu, Daniel Caragață, „ On Assurance of Information Security using Elliptic Curves Cryptosystems”, Journal of Internet Technology and Secured Transactions (JITST), Volume 1, Issues 1/2, March/June 2012	Google Scholar/Academic	5

I. Tutănescu, C. Anton, L. Ionescu, G. Șerban, A. Mazăre – “Hybrid Error Detecting and Correcting System using Hardware Associative Memories”, NATO International Conference on Military Communications and Information Systems MCC’2012, 8 - 9 October 2012, Gdansk, Poland, ISBN 978-839201209-2	Scopus, Google Scholar/Academic	4
Alin Mazare, Laurentiu Ionescu, Dumitru Cazacu, „Intelligent control of greenhouse environment”, Advances in Automatic Control, Modelling & Simulation, 2013, pp. 391-394, ISBN: 978-1-61804-189-0	Google Scholar/Academic	6.67
C. Anton, I. Tutănescu, L. Ionescu, G. Șerban, A. Mazăre - “Usage of Associative Memories based on Hopfield Networks in an Error Detection and Correction System”, ICIT 2013, Amman - Jordan, 8-10.05.2013, ICIT 2013 The 6th International Conference on Information Technology, 7 pages, May 8, 2013	Google Scholar/Academic	4
Ionescu, Laurentiu; Ionita, Silviu; Mazare, Alin, „Embedded System for 3-Axis Acceleration Measuring and Local Computing of Related Speeds and Positions”, 12th IFAC Conference on Programmable Devices and Embedded Systems (2013), Programmable Devices and Embedded Systems, VSB Technical University of Ostrava, Velké Karlovice, Czech Republic, Volume # 12 Part# 1, 155-160 ISBN: 978-3-902823-53-3, ISSN: 1474-6670	Scopus, Google Scholar/Academic	6.67
A Mazare, L Ionescu, G Serban, I Lita, “FPGA-based system for data acquisition and remote communication”, Design and Technology in Electronic Packaging (SIITME), 2014 IEEE 20th International Symposium for, 169-174, DOI: 10.1109/SIITME.2014.6967019, 2014	Google Scholar/Academic, IEEE eXplore	5
LM Ionescu, A Mazare, C Anton, C Stoian, “The hardware implementation of a quantum computation system emulator”, Applied Electronics (AE), 2014 International Conference on, ISSN 1803-7232, ISBN 978-8-0261-0276-2, 121 – 124, 2014	Google Scholar/Academic, IEEE eXplore	5

N Belu, L Ionescu, "Application of fuzzy logic with genetic algorithms to FMEA method", Zeszytynaukowe Politechniki Poznańskie, Nr 62 Organizacja i Zarządzanie 2014, pp. 5-19, 2014	Google Scholar/Academic	10
Laurentiu-Mihai Ionescu, Alin Mazare, Adrian-Ioan Lita and Gheorghe Serban, „Fully Integrated Artificial Intelligence Solution for Real Time Route Tracking”, 38 th International Spring Seminar on Electronics Technology, ISSE 2015, Eger, Hungary, May, 6-10, ISBN 978-963-313-177-0, 2015	IEEE eXplore	5
Alin Mazare, Laurentiu-Mihai Ionescu, Adrian-Ioan Lita and Gheorghe Serban, „Real Time System for Image Acquisition and Pattern Recognition Using Boolean Neural Network” , 38 th International Spring Seminar on Electronics Technology, ISSE 2015, Eger, Hungary, May, 6-10, ISBN 978-963-313-177-0, 2015	IEEE eXplore	5

A2.3. Proprietate intelectuală, brevete de invenție, certificate ORDA

A2.3.1. Internaționale

A2.3.3. Naționale

Nume lucrare și autori	Justificare	Număr de puncte
Ionita S., Mazare A.G., Ionescu L., Angheliescu P. „system with programmable repeater radio-relay for in IR remote control includes a radio-transmitter which sends encoded numerical commands to a central control unit, a radio relay comprising a radio receiver module”, Patent number RO126719 – A0	Web of Science	6.25

A2.4 Granturi / proiecte castigate prin competitie

A2.4.1. Director/ responsabil

A2.4.1.1. Internaționale

A2.4.1.2. Naționale

Nume proiect și membri	Justificare	Număr de puncte
Gh. Șerban (director), E. Sofron (membru), I. Popa (membru), A. Ene (membru), S. Ioniță (membru), I. Bostan (membru), G. Iana (membru), L. Ionescu (membru), P. Anghelescu (membru), V. Ionescu (membru), A. Mazăre (membru), „Cronotahograf electronic digital pentru autovehicule de transport marfă și călători” - Programul AMTRANS, Contract nr. 6810/15.10.2004, Nr. Inreg.: 3231/15.10.2004, Valoare 5 500 000 mii lei.	Adeverinta responsabil faza + http://its-romania.ro/activitati.php , http://its-romania.ro/downloads/raportautoevaluare/Anexa%205%20-%203.pdf	30

A2.4.2. Membru în echipa

A2.4.2.1. Internaționale

A2.4.2.2. Naționale

Nume proiect și membri	Justificare	Număr de puncte
S. Ioniță (coordonator contract), E. Sofron (coordonator științific), Gh. Șerban (membru), I. Bostan (membru), G. Iana (membru), P. Anghelescu (membru), L. Ionescu (membru), V. Ionescu, A. Mazăre (membru), “Sisteme de masura accelerometrice avansate pentru investigari atmosferice cu sonde planetare”, AEROSPATIAL, Contract de finantare Nr.41044/Oct. 2004	http://www.roinno.ro/index.php?module=ca&page=rez&action=viewfisa&id=2224 ,	4
Gheorghe Serban (director proiect), Ioniță Silviu (membru), Ionel Bostan (membru), Iana Gabriel (membru), Zafiu Adrian (membru), Ionescu Laurențiu (membru), Alin Mazăre (membru), Anghelescu Petre (membru), „Principii de extindere si optimizare a performantelor laserilor cu mediu activ solid” Contract nr. 05-D11-27, Nr. înreg. 1018/05-10-2005	http://www.inflpr.ro/ro/node/1033	4

Silviu Ioniță (director), Emil Sofron (consultant științific), Gheorghe Șerban (consultant științific), Ilie Popa (specialist, consultant), Ionel Bostan (membru), Marian Răducu (membru), Valeriu Ionescu (membru), Alin Mazăre (membru), Petre Anghelescu (membru), Laurențiu Ionescu (membru) „Platformă multimedia pentru implementarea teleserviciilor medicale complexe - TELMES”, Autoritatea Națională pentru Cercetare Științifică, Programul Cercetare de Excelență, Contract Nr. 1026/21.10.2005	http://www.ist-world.org/ProjectDetails.aspx?ProjectId=9a483164e26f4376aff12bcc532e3f95&SourceDatabaseId=4c421dba0d5940a7bcfc5efb40b00c8a	6
Gheorghe Șerban(director), Laurențiu Ionescu(membru), Gabriel Iana(membru), Alin Mazare(membru) CEEX 2005 Contract X2C25 Nr.6862 “Servicii avansate de informare și ghidare pentru conducători auto și călători utilizând hărți digitale – SAIGHID”	http://www.saighid.ro/	6
N. Bizon (director), A. Mazăre, M. Oproescu, L. Ionescu - Grant CNCISIS nr. 570 : “Algoritmi inteligenți pentru controlul eficient al unui sistem inverter alimentat de la o pila de combustie”	http://cncsis570.electronist.net/ro_index_down.htm	6
Silviu Ionita(responsabil stiintific partener), Petre Anghelescu (membru), Laurentiu Ionescu (membru), Valeriu Ionescu (membru), Alin Mazare (membru). „ Sistem, pe suport NGN, pentru teleasistenta, la domiciliu, a persoanelor in varsta” – TELEASIS, PNCDI-II, Programul parteneriate in domenii prioritare, Contract Nr.604-440/14.09.2007 , VALOARE 200 000 RON	http://www.cnmp.ro:8083/pncdi2/program4/competitie/main/index.php?&we=26531b94a8aa9ff7df5c5d983a506cd6&wf=detail&id=382&wchk=b602b66537f6949429397ec72aafcb4b	8
Gheorghe Gavriloiu, Șerban Gheorghe, Iana Gabriel, Ionescu Laurentiu, Mazare Alin, Andrei Mirela, 12085/2008 PNII, Beneficiar: Centrul de cercetare Stiintifica pentru Fortele Navale, Constanta, 390 000, „Ansamblu sistem radiant – impuls purtator pentru comunicatii de banda ultra-larga la bordul navelor maritime”, 2008-2010, Tip: Buget, Partener, Beneficiar MEC, Suma alocata 2009: 23 067	http://www.acttm.ro/romana/images/stories/Doc/Proiecte/pncdi.pdf	8
Gheorghe Gavriloiu, Sofron Emil, Șerban Gheorghe, Iana Gabriel, Ionescu Laurentiu, Mazare Alin, Gherogescu Cristian, Dinu Tamara, 3932/2008, PNII, UPBuc 200 000, „Sistem de acces wireless hibrid	http://www.cnmp.ro:8083/pncdi2/program4/documente/2010/sedinta/rez/D1/12126.pdf	8

cu adresare unica”, 2008-2011, Tip: Buget, Partener, Beneficiar MEC, Suma alocata 2009: 19 000		
Mariana Jurian, Gheorghe Serban, Gheorghe Barbu, Lita Ioan, Emil Sofron, Stefan Oprea, Iana Vasile, Raducu Marian, Teodorescu Rodica, Daniel Visan, Bogdan Cioc, Logica Banica, Ionescu Laurentiu, Georgescu Cristian, „Studiu privind folosirea retelelor de sateliti pentru comunicatii mobile – SATCOM”, contract cercetare Nr. 20-1 MCTI, Tip: Mediu economic, Partener, Beneficiar MCTI, Suma pe 2009 56 407	http://www.upit.ro/uploads/facultatea_ecc/Cercetare%20stiintifica/FECC_1.3.a.pdf	4
Mariana Jurian, Gheorghe Serban, Gheorghe Barbu, Lita Ioan, Ilie Popa, Stefan Oprea, Iana Vasile, Bostan Ionel, Teodorescu Rodica, Daniel Visan, Bogdan Cioc, Logica Banica, Mazare Alin, Ionescu Laurentiu, „Impactul noilor tehnici si tehnologii din domeniul wireless asupra structurii si evolutiei Tabelului National de Atribuire a Benzilor de Frecventa – TNABF”, contract cercetare Nr. 21-1 MCTI, Tip: Mediu economic, Partener, Beneficiar MCTI, Suma alocata 2009 50 000	http://www.inscc.ro/index.php?option=com_content&view=category&id=107&Itemid=493&lang=ro	4
Gheorghe Gavriloaia, Georgescu C., Iana G., Ionescu L., Mazare A., Raducu M., Serban Gh., Sofron E., Drila G., 12-096/2008, MECI/PN-2, 2 000 000, „Algoritmi pentru prelucrarea fuzzy – haotica a imaginilor de la un analizor multispectral utilizat in depistarea precoce a cancerului”, 2008-2011, SENTINEL, Tip: Buget, Coordonator, Beneficiar MEC, Suma alocata 2009 177 899	http://www.cnmp.ro:8083/pncdi2/program4/documente/2010/sedinta/rez/D1/12096.pdf	6
Gheorghe Gavriloaia, Sofron Emil, Serban Gheorghe, Mazare Alin, Iana Gabriel, Ionescu Laurentiu, Georgescu Cristian, 604/289-16.06.2008, PNII, Institutul National de Studii si Cercetari pentru Comunicatii, 118 000, „Cresterea securitatii retelelor de comunicatii prin utilizarea tehnologiilor de identificare biometrica”, perioada de derulare 2008-2009, Tip: Buget, Partener, Beneficiar: MEC, Suma alocata pe 2009: 35 166	http://www.inscc.ro/index.php?option=com_content&view=category&id=102&Itemid=488&lang=ro	8

A3. Recunoașterea și impactul activității

A3.1. Citări în cărți, reviste și volume ale unor manifestări științifice

A3.1.1. Cărți, ISI

Articolul citat / articolul in care s-a făcut citarea	Justificare	Număr de puncte
I. Tutănescu, C. Anton, L. Ionescu, D. Caragață – “Elliptic Curves Cryptosystems Approaches”, International Conference on Information Society i-Society 2012, 25 - 28 June, 2012, London, U.K., published in Conference Proceedings ISBN 978-1-908320-05-6 / R Kumar, N Singla, Cryptanalytic Performance Appraisal of Improved CCH2 Proxy Multisignature Scheme, Mathematical Problems in Engineering Volume 2014 (2014), Article ID 429271, 13 pages	Google Scholar, http://www.hindawi.com/journals/mpe/2014/429271/abs/	2
I. Tutănescu, C. Anton, L. Ionescu, G. Șerban, A. Mazăre – “Hybrid Error Detecting and Correcting System using Hardware Associative Memories”, NATO International Conference on Military Communications and Information Systems MCC’2012, 8 - 9 October 2012, Gdansk, Poland, ISBN 978-839201209-2 / Hooman Jarollahi, Naoya Onizawa, Vincent Gripon, Warren J. Gross, „Algorithm and Architecture of Fully-Parallel Associative Memories Based on Sparse Clustered Networks”, Journal of Signal Processing Systems, September 2014, Volume 76, Issue 3, pp 235-247	Web of Science	1.6
Mazare A., Ionescu L., Serban G., Barbu V., “Evolvable Hardware with Boolean Functions Network Implementation”, Proceeding of International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 255-260, Pilsen, 7-8 september 2011 /	Web of Science	2

K Kunaraj, R Seshasayanan, Leading one detectors and leading one position detectors-An evolutionary design methodology, Electrical and Computer Engineering, Canadian Journal of (Volume:36 , Issue: 3)		
C. Anton, L. Ionescu, I. Tutanescu, A. Mazare, G. Serban, „Detecting errors in digital communication with CRC codes implemented with FPGA”, The 4th International Conference for Internet Technology and Secured Transactions, ICITST-2009, ISBN 0-9546628-2-2, November 9-12, 2009, London, UK.p.1-6 / H Hecht, Prognostics for electronic components, Reliability and Maintainability Symposium (RAMS), 2013 Proceedings - Annual	Web of Science	1.6
V. Ionescu, I. Bostan, L. Ionescu “Systemic design for integrated digital circuit structures”,CAS 2004 “ 2004 International Semiconductor Conference” Sinaia, ISBN 0-7803-8499-7; IEEE Catalog Number 04TH8748 / P Kowsalya, M Malathi, „ Low Power Parallel Prefix Adder”, Applied Mechanics and Materials (Volume 573) Advancements in Automation and Control Technologies Book Series: Applied Mechanics and Materials Volume: 573 Pages: 194-200	Web of Science	2.67
Anghelescu, Petre; Sofron, Emil; Ionita, Silviu; L. Ionescu, „FPGA implementations of cellular automata for pseudo-random number generation”, 2006 International Semiconductor Conference, Vols 1, 2, pp. 371-374, ISBN:1-4244-0109-7, 2006/ R Dogaru, HCA101: A chaotic map based on cellular automata with binary synchronization properties, Communications (COMM), 2010 8th International Conference on, 41 - 44	Web of Science	2
IDEM/ I Dogaru, R Dogaru, Algebraic normal form for rapid prototyping of elementary hybrid cellular automata in FPGA, Electrical and Electronics Engineering (ISEEE), 2010 3rd International Symposium on, 277 - 280	Web of Science	2
IDEM/ I Dogaru, R Dogaru, C Damian, FPGA implementation of chaotic cellular automaton with binary synchronization property,	Web of Science	2

Communications (COMM), 2010 8th International Conference on, 45 – 48		
IDEM/ R Dogaru, I Dogaru , Applications of Natural Computing in Cryptology: NLFSR based on Hybrid Cellular Automata with 5-cell Neighborhood, Proceedings Of The Romanian Academy, Series A, pp. 365–372	Web of Science	2
IDEM/ H Tian, S Fernando, HW Soon, Y Ha, Design of a high speed pseudo-random bit sequence based time resolved single photon counter on FPGA, 583 - 586	Web of Science	2
IDEM/ R Saini, S Singh, AK Saini, AS Mandal, Design of a fast and efficient hardware implementation of a random number generator in FPGA, 131 - 132	Web of Science	2
Gabriel V Iana, Gheorghe Serban, Petre Anghelescu, Laurentiu Ionescu, "Optimization of Sigma-Delta Modulator Based on Artificial Immune Algorithms", 12th International Conference on Optimization of Electrical and Electronic Equipment Equipment (OPTIM 2010), 2010 12th International Conference on, pp. 1010-1015, IEEE, ISSN: 1842-0133, pp. 1010-1015, 2010/ Brueckner, Timon; Lorenz, Matthias; Zorn, Christoph, Hardware-Accelerated Simulation Environment for CT Sigma-Delta Modulators Using an FPGA, IEEE Transactions On Circuits And Systems li-Express Briefs Volume: 59 Issue: 8 Pages: 471-475	Web of Science	2

A3.1.2. BDI

Articolul citat / articolul in care s-a făcut citarea	Justificare	Număr de puncte
Ionita, Silviu; Mazare, Alin; Ionescu, Laurentiu; Anghelescu, Petre, „Indoor Broadcasting System for Personalized TV Emissions	Google Scholar	1

Addressed to Tele-Assisted Persons”, Telematic Applications, Volume # Part#, Digital Object Identifier (DOI), 10.3182/20101005-4-RO-2018.00063, Page Numbers:208-212, 2010 / S Puscoci, L Stoicu-Tivadar,, Integrated teleassistance platform with enhanced accessibility to information-TELEASIS”, Applied Computational Intelligence and Informatics (SACI), 2011 6th IEEE International Symposium on		
V. Ionescu, I. Bostan, L. Ionescu “Systemic design for integrated digital circuit structures”,CAS 2004 “ 2004 International Semiconductor Conference” Sinaia, ISBN 0-7803-8499-7; IEEE Catalog Number 04TH8748 / N Zamhari, P Voon, K Kipli, KL Chin, „Comparison of Parallel Prefix Adder (PPA)”, Proceedings of the World Congress on Engineering 2012 Vol II	Google Scholar	1.33
Ionescu L., Mazare A., Serban G., Barbu V., Anton C., „FPGA implementation of an associative content addressable memory”, Proceeding of International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 181-184, Pilsen, 7-8 september 2011 / DA Visan, I Lita, IB Cioc, Design of digital communication module for remote measurement systems, Electronics Technology (ISSE), 2013 36th International Spring Seminar on	Google Scholar	0.8
Gheorghe Serban, Constantin Anton, Ion Tutanescu, Laurentiu Ionescu, Alin Mazare, „An implementation of BCH codes in FPGA”, Proceedings of International Conference of Applied Electronics, IEEE Catalog Number: CFP1069A-PRT, ISBN 978-80-7043-865-7, ISSN 1803-7232, Pilsen, 8-9 September, 2010, p.1-4 / Zhang Xiang, Yang Tao, Wei Dong, Xiang Ling, Desing and FPGA implementation of parallel high-efficiency BCH decoder, Journal of Computer Applications, 2012,32(3): 867-869	Google Scholar	0.8
Mazare A., Ionescu L., Serban G., Barbu V., “Evolvable Hardware with Boolean Functions Network Implementation”, Proceeding of	Google Scholar	1

International Conference on Applied Electronics, ISBN 978-80-7043-987-6, ISSN 1803-7232, IEEE Catalog Number CFP1169A-PRT, p. 255-260, Pilsen, 7-8 september 2011 / DA Visan, I Lita, IB Cioc, Wireless control system for angular positioning applications, Design and Technology in Electronic Packaging (SIITME), 2013 IEEE 19th International Symposium for		
IDEM / N Belu, N Rachieru, DC Anghel, Fuzzy Failure Mode and Effect Analysis Application to Improve Laser Cutting Process, Advanced Materials Research (Volume 1036), 280-285	Google Scholar	1
Gheorghe Șerban, Laurențiu Ionescu, Alin Mazăre, „The possibility of optimisation for power supply consumption using evolvable power regulator”, Revue Roumaine des Sciences Techniques, Serie Electrotechnique et Energetique, Tome 57, 2012, No 2, Avril-Juin, pp.222-231, ISSN: 0035-4066 / JT Alander, Indexed bibliography of genetic algorithms in power engineering, An Indexed Bibliography of Genetic Algorithms in Power Engineering compiled by Jarmo T. Alander Department of Electrical and Energy Engineering: Automation University of Vaasa P.O. Box 700, FIN-65101 Vaasa, Finland phone: +358-6-324 8444, fax: +358-6-324 8467 Dedicated to the participants of STeP 2008 Report Series No. 94-1-POWER(Updated 2014/05/14 08:05)	Google Scholar	1.33
IDEM / JT Alander, Indexed bibliography of genetic algorithms & evolvable hardware and FPGAs, Report Series No. 94-1-FPGA(Updated 2014/05/14 08:21)	Google Scholar	1.33
IDEM / I Lita, DA Visan, IB Cioc, Data acquisition system for collision tests in automotive industry, Electronics Technology (ISSE), 2013 36th International Spring Seminar on	Google Scholar	1.33
I. Tutănescu, C. Anton, L. Ionescu, D. Caragață – “Elliptic Curves	Google Scholar	1

Cryptosystems Approaches”, International Conference on Information Society i-Society 2012, 25 - 28 June, 2012, London, U.K., published in Conference Proceedings ISBN 978-1-908320-05-6 / P Vijayakumar, V Vijayalakshmi, Enhanced Level of Security using DNA Computing Technique with Hyperelliptic Curve Cryptography, Journal of Network ..., 2013 - hal.archives-ouvertes.fr		
IDEM / MSA Jadhav, Protocol for Secure Iris Authentication Framework using Cryptography, International Journal of Scientific & Engineering Research, Volume 5, Issue 2, February-2014	Google Scholar	1
IDEM/ R Kumar, Security Analysis and Implementation of an Improved Cch2 Proxy Multi-Signature Scheme, I.J. Computer Network and Information Security, 2014, 4, 46-54	Google Scholar	1
Anton C., Ionescu L., Tutanescu I., Mazare A., Serban G., “FPGA-Implemented CRC Algorithm”, International Conference “Applied Electronics”, Pilsen 9-10 September 2009, p. 25-30, ISSN 1803-7232, ISBN 978-80-7043-781-0, IEEE Catalog Number CFP0969A-PRT, University of West Bohemia, Pilsen, Czech Republic, 2009, p.25-29 / Av Diaconu, Et Çelik, I Sima, V Ionescu, Hardware implementation, on a FPGA, of Golay (23.12. 7) error-correcting code—for usage within WSNs, University Of Pitesti Scientific Bulletin: Electronics And Computers Science, Vol.12, Issue 1, 2012	Google Scholar	0.8
IDEM / Y Sun, MS Kim, High Performance Table-Based Algorithm for Pipelined CRC Calculation, Journal of Communications, Vol.8, No.2, February 2013	Google Scholar	0.8
IDEM / XP Gao, W Yang, R Liu, The design and implementation of extensible SOPC system board, Information Computing and Telecommunications (YC-ICT), 2010 IEEE Youth Conference on	Google Scholar	0.8

IDEM/ J Rico, J Sancho, Á Díaz, J González, Low Power Wireless Sensor Networks: Secure Applications and Remote Distribution of FW Updates with Key Management on WSN, Trusted Computing for Embedded Systems, SpringerLink 2015, pp 71-111	Google Scholar	0.8
Laurentiu-Mihai Ionescu, Constantin Anton, Ion Tutanescu, Alin Mazare, Gheorghe Serban, „Hardware Implementation of BCH ErrorCorrecting Codes on a FPGA”, International Journal of Intelligent Computing Research (IJICR), Volume 1, Issue 3, ISSN 2042 4655, September 2010, Infonomics Society, p. 148-153 / Av Diaconu, Et Çelik, I Sima, V Ionescu, Hardware implementation, on a FPGA, of Golay (23.12. 7) error-correcting code—for usage within WSNs, University Of Pitesti Scientific Bulletin: Electronics And Computers Science, Vol.12, Issue 1, 2012	Google Scholar	0.8
IDEM / SJ Mohammed, HF Abdulsada, FPGA Implementation of 3 bits BCH Error Correcting Codes, International Journal of Computer ..., 2013	Google Scholar	0.8
IDEM / S Rohith, S Pavithra, Fpga Implementation Of (15, 7) Bch Encoder And Decoder For Text Message, IJRET: International Journal of Research in Engineering and Technology	Google Scholar	0.8
IDEM / P Mathew, L Augustine, T Devis, Hardware Implementation of (63, 51) BCH Encoder and Decoder For WBAN Using LFSR and BMA, International Journal on Information Theory (IJIT), Volume 3, No.3, July 2014	Google Scholar	0.8
IDEM / P Mathew, L Augustine, G Sabarinath, T Devis, Hardware implementation of (63, 51) BCH, International Journal on Information Theory (IJIT), Vol.3, No.3, July 2014	Google Scholar	0.8
IDEM/ P Mathew, L Augustine, D Kushwaha, Hardware implementation of	Google Scholar	0.8

NB PHY baseband transceiver for IEEE 802.15. 6 WBAN, Medical Imaging, m-Health and Emerging Communication Systems (MedCom), 2014 International Conference on, 64 – 71, 2014		
Gabriel V Iana, Gheorghe Serban, Petre Angheliescu, Laurentiu Ionescu, "Optimization of Sigma-Delta Modulator Based on Artificial Immune Algorithms", 12th International Conference on Optimization of Electrical and Electronic Equipment Equipment (OPTIM 2010), 2010 12th International Conference on, pp. 1010-1015, IEEE, ISSN: 1842-0133, pp. 1010-1015, 2010/ S Kaedi, E Farshidii, A New Optimization of Noise Transfer Function of Sigma-delta-modulator with Supposition Loop Filter Stability, International Journal of Computer Engineering Science (IJCES), 1-15	Google Scholar	1

A3.2. Prezentări invitate în plenul unor manifestări științifice naționale și internaționale și Profesor invitat

Silviu Ioniță, Ionel Bostan, Valeriu Ionescu, Laurențiu Ionescu – "Self-organizing systems – algorithms and hardware implementation", REASON Fall School, Program October 2-8 2003, Sinaia, Romania	Materiale sustinere curs	10
Alin Mazăre, Laurențiu Ionescu, Ionel Bostan, Silviu Ioniță – „Wireless Solution for Accelerometric Data Transmission”, prezentare în cadrul mesei rotunde dedicate programului AEROSPATIAL. Participanți: reprezentanți Agenția Spațială Europeană, Agenția Spațială Română, Universitatea Tehnică Gh. Asachi Iași	Materiale prezentare, revistă	10

A3.3. Membru în colectivele de redacție sau comitete științifice al revistelor, organizator de manifestări științifice, internaționale indexate ISI

Microprocessors and Microsystems (FI 0.509) - Reviewer	Cont reviewer + statistica lucrari, http://ees.elsevier.com/micpro/	10
--	---	----

A3.4. Premii în domeniu

A3.4.1. Academia Romana, ASTR, academii de ramura, premii internaționale

Premiu	Justificare	Număr de puncte
Laurentiu-Mihai Lonesco, Alin Mazare, Gheorghe Serban – “RTOS Kernel for AVR family and Multitasking applications”, Distinctive excellence, AVR 2006 design contest, 2006, Circuit Cellar	http://www.circuitcellar.com/avr2006/winners/DE/AT2742.htm http://www.docstoc.com/docs/19695519/Designing-a-real-time-operating-system-kernel-for-ATMEGA + diploma	15

A3.4.2. Premii naționale in domeniu

Premiu	Justificare	Număr de puncte
S.Ionita, A.G. Mazare, L.M. Ionescu, P. Angheliescu, Premiu pentru inventia „Sistem cu radio-releu translator programabil pentru telecomenzi IR”, (CBI: 126719A0/28.10.2010), Diploma Universitatii Tehnice a Moldovei.	Diploma	5

Anexa 2 Fisa de verificare criterii minimale specifice facultății

Nr. crt.	Criteriul	Punctaj	PUNCTAJ TOTAL
1	Crearea si dezvoltarea unui laborator didactic sau de cercetare. Se include in dosar o confirmare scrisa (in care se mentioneaza punctajul total) semnata de seful ierarhic de la locul de munca.	20/40 puncte pentru fiecare laborator didactic/cercetare confirm.	Criteriul 1
		40	40
2	Inițiative în cercetare stiintifica (granturi si contracte de cercetare eligibile depuse). Se include in dosar o confirmare scrisa (in care se mentioneaza punctajul total) semnata de seful ierarhic de la locul de munca. Se includ in dosar dovezile pe baza carora s-a calculat punctajul.	5/10 puncte pentru fiecare confirmare semnata pentru propuneri eligibile depuse la nivel national/international.	Criteriul 2
		15	20
3	Inițiative în cercetare educationala (proiecte europene eligibile depuse si mobilitati efectuate).Se include in dosar o confirmare scrisa (in care se mentioneaza punctajul total) semnata de seful ierarhic de la locul de munca. Se includ in dosar dovezile pe baza carora s-a calculat punctajul.	3/5 puncte pentru fiecare mobilitate efectuata / proiect european eligibil depus.	Criteriul 3
			0
4	Organizarea și/sau co-organizarea unor acțiuni științifice studentesti sau academice cu impact si rezultate la nivel național și internațional. Se include în dosar o confirmare scrisa (in care se mentioneaza punctajul total) semnata de seful ierarhic de la locul de munca. Se includ in dosar dovezile pe baza carora s-a calculat punctajul.		Criteriul 4
			29
	a. Sesiuni științifice studențești	1/2/3/5 puncte pentru fiecare an ca membru in comitetul de organizare sau comisiile din sectiuni ale sesiunilor științifice studențești organizate la nivel local/regional/national/international	
		8	

	b. Cerc stiintific studentesc	1/2 puncte pentru fiecare an ca membru/responsabil in comitetul de coordonare stiintifica al cercului stiintific studentesc
		10
	c. Concurs profesional studentesc	1/2/3/5 puncte pentru fiecare an ca membru in comitetele de organizare al concursurilor profesionale studentesti organizate la nivel local/regional/national/international
		6
	d. Rezultate obtinute in activitatile mentionate la punctele 4 a-c.	0.25/0.5/1/1.5 puncte pentru fiecare diploma obtinuta de studenti indrumati stiintific: mentiune/III/II/I
		5
	e. Organizarea și/sau co-organizarea unor manifestari stiintifice locale/national/workshop exploratoriu (cu participare internationala)	0.5/2/4 puncte pentru fiecare an ca membru in comitetele de organizare ale manifestari stiintifice locale/nationale/ workshop exploratoriu (cu participare internationala)
	f. Organizarea și/sau co-organizarea unor manifestari stiintifice internationale BDI	1/3/5/7 puncte pentru fiecare an ca membru in comitetul sectionii/comitetul de organizare/ program chair/co-chair ale manifestari internationale BDI
		1

	g. Organizarea și/sau co-organizarea unor manifestari stiintifice internationale ISI WoK	3/5/7/9 puncte pentru fiecare an ca chair al sectiunilor conferintei/ membru in comitetul de organizare/ program chair/co-chair ale manifestari internationale BDI	
	h. Inițiative in organizarea unor workshopuri/sețiuni speciale/tutoriale in cadrul unor manifestari stiintifice national/internationale BDI/internationale ISI WoK	1/3/5 puncte pentru fiecare an ca membru in comitetele de organizare ale manifestari stiintifice national/internationale BDI/internationale ISI WoK	
	i. Rezultate obținute in activitatile mentionate la punctele 4 e-h.	1/3/5/7 puncte pentru fiecare diploma obtinuta: mentiune/III/II/I(sau best paper)	
5	Voluntariat academic la nivel național și internațional. Se include in dosar o confirmare scrisa (in care se mentioneaza punctajul total) semnata de seful ierarhic de la locul de munca. Se includ in dosar dovezile pe baza carora s-a calculat punctajul.		Criteriul 5
			97.75
	a. Recenzor pentru reviste	0.25/0.5/1/1.5 puncte pentru reviste neindexate/indexate in baze de date internationale (BDI) care nu sunt mentionate in criteriile CNATDU/ indexate in BDI – CNATDU/ indexate ISI WoK	
		10.5	
	b. Referent in comisii de indrumare doctoranzi si finalizare teza.	2/10 puncte pentru participarea in comisie examen sau referat doctorat/comisie finalizare teza doctorat	

	2
c. Membru/secretar in comisii de finalizare studii.	2/4/6 puncte pentru participarea in comisii de finalizare studii in calitate de membru/secretar/presedinte
	14
d. Atragerea de fonduri pentru sustinerea activitatilor didactice, stiintifice si de cercetare de la locul de munca, prin depunerea de aplicatii in cadrul unor competitii nationale (diferite de cele mentionate in criteriile CNATDU), contracte cu mediul economic, respectiv prin atragerea de sponsorizari.	1/2/3 puncte pentru fiecare 1000 lei atrasi in cadrul unor competitii nationale (diferite de cele mentionate in criteriile CNATDU) / contracte cu mediul economic / sponsorizari
	45
e. Indrumare stiintifica sau activitate stiintifica efectuata	0.25 puncte pentru proiect de finalizare studii îndrumat / raport stiintific scris in cadrul activitatii de serviciu de la locul de munca
	26.25
f. Gradul de implicare in activități specifice desfasurate la locul de munca, nominalizate si apreciate de seful ierarhic (activitati care nu sunt sarcini de serviciu curente, apar periodic sau atunci cand e cazul si nu sunt remunerate, dar sunt necesare pentru buna desfășurare a activitatilor institutiei sau companiei). Pentru candidatii proveniti din mediul universitar, preuniversitar si institute de cercetare se nominalizeaza urmatoarele activitati: Participarea în comisiile de acreditare ale programelor de studii, ale centrelor de cercetare, comisii concursuri si grade didactice, dezvoltarea unei directii de cercetare sustinut de un colectiv, proiectare si implementarea de produse aplicate in mediul economic sau care au fost premiate la	0
	0

targuri si expozitii de profil, de promovare a imaginii institutiei, inclusiv alte actiuni constructive propuse de candidat)		
PUNCTAJ TOTAL		186.75

06 iunie 2015

Ș.I. dr. ing. Ionescu Laurențiu-Mihai